

■製造番号: 151201、151202、151203

■基板バージョン: メイン基板:DP-2441A
リモート基板:DP-2459

承認	担当

■検査年月日: 2015. 12. 4

■温度・湿度: 26°C・28%

■MACアドレス リアパネルにシール貼付

■バージョン :イーサネット経由で確認可能
ハードウェア 0x00
ソフトウェア 0x101200

151201	00-80-A3-A8-F7-35
151202	00-80-A3-A8-F7-36
151203	00-80-A3-A8-F7-37

【1】外 観

	151201	151202	151203
①著しいキズ・汚れが無いこと	OK	OK	OK
②パネル色・文字が仕様書通りであること	OK	OK	OK
③ハンダ付けが社内標準規格を満たしていること(拡大鏡・顕微鏡)	OK	OK	OK
④各電源が短絡していないこと	OK	OK	OK
⑤IC及び極性付き部品などの向きが間違っていないこと	OK	OK	OK

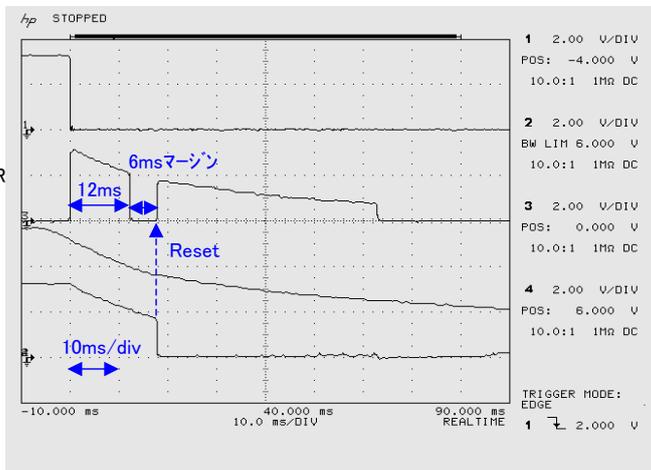
【2】リモート基板

	151201	151202	151203			
電源	NIM +6V	5.91	5.90	5.92	V	:J5-4
		0.5	0.5	0.5	A	:P-ON時 0.65A
	NIM -6V	-5.84	-5.85	-5.83	V	:J5-1
		-0.3	-0.2	-0.3	A	
	+5V	5.08	5.08	5.11	V	:TP18
	+3.3V	3.29	3.30	3.29	V	:TP17
OSC	+1.2V	1.21	1.20	1.21	V	:TP23
	-5V	-5.04	-5.05	-5.04	V	:TP24
	32MHz	32.000215	32.000008	31.999960	MHz	:TP20
	FPGA プログラム	OK	OK	OK		:FPGA_18k24_20151126.mcs
パネル STATUS LED	OK	OK	OK		:正常:緑色/エラー:赤色点滅	
パネル RESETスイッチ	OK	OK	OK		:SW10 パネル	
パネル LOCAL/REMOTE	OK	OK	OK		:表示、オンボードLED	
パネル デジスイッチ(LOCAL)	OK	OK	OK		:表示、オンボードLED	
オンボード CPU RESET	OK	OK	OK		:SW11 オンボード	

【3】XPORT設定

	151201	151202	151203	
MACアドレス	00-80-A3-A8-F7-35	00-80-A3-A8-F7-36	00-80-A3-A8-F7-37	:リアパネルにシール貼付
UART-Tx	OK	OK	OK	:仕様書の全コマンド確認
UART-Rx	OK	OK	OK	:仕様書の全コマンド確認
RMT LED	Rx:ミドリ Tx:アカ	Rx:ミドリ Tx:アカ	Rx:ミドリ Tx:アカ	:通常は橙色表示
EEPROM 保存	OK	OK	OK	:電源OFF、イーサネット経由
EEPROM 読み出し	OK	OK	OK	:電源ON、イーサネット経由
ウォッチドッグタイマ	OK	OK	OK	:SW12-8 ON(W.D ENB)

【4】電源OFF EEPROM保存 :NIM電源ラック



151201	151202	151203
OK	OK	OK

製造・販売 : (株)デジテックス研究所

〒181-0011 東京都三鷹市井口3-3-24 Tel. 0422-31-1111(代) Fax. 0422-32-3514

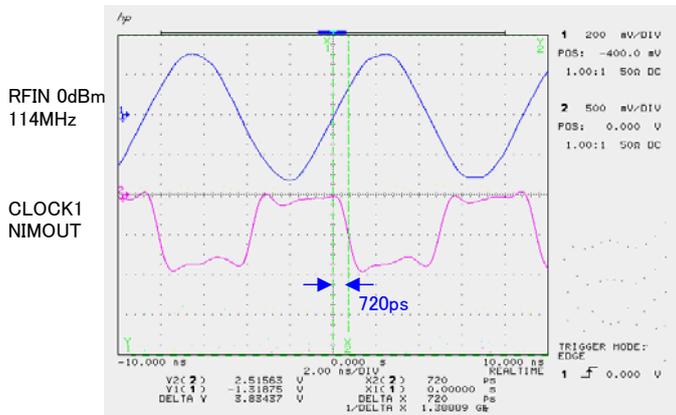
【5】電源

	151201	151202	151203		
NIM +6V	5.99	5.94	5.98	V	:J12-5
	0.5	0.6	0.6	A	:P-ON時 0.7A
NIM -6V	-5.79	-5.83	-5.77	V	:J12-1
	-4.0	-4.0	-4.0	A	
+6V	5.95	5.90	5.94	V	:TP1
VC5	5.19	5.14	5.20	V	:TP4
VCC	3.30	3.30	3.30	V	:TP5
-6V1	-5.65	-5.67	-5.64	V	:TP2
	2.2	2.2	2.2	A	:F2(RUEF300)
-6V2	-5.72	-5.76	-5.75	V	:TP3
	1.6	1.6	1.6	A	:F3(RUEF250)
-5V1	-4.91	-4.96	-4.95	V	:TP6
-5V2	-4.92	-4.96	-4.96	V	:TP7
VEE1	-3.37	-3.37	-3.37	V	:TP8
VEE2	-3.37	-3.37	-3.37	V	:TP9
VEE3	-3.38	-3.35	-3.35	V	:TP10
VTT1	-2.06	-2.06	-2.06	V	:TP11
VTT2	-2.03	-2.05	-2.05	V	:TP12
シャーン温度	39	39	40	°C	:レギュレータ部

151201	151202	151203
OK	OK	OK

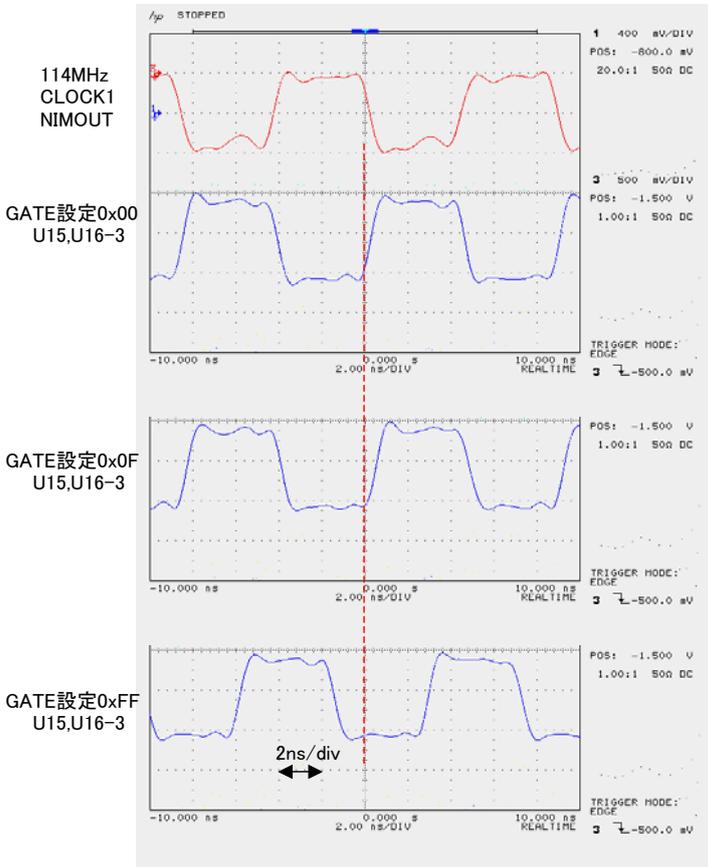
【6】RF114MHz入出力

動作有効範囲:-10dBm~+10dBm



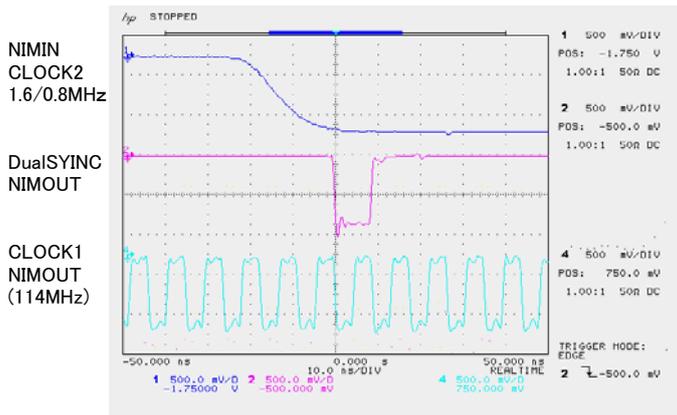
151201	151202	151203
OK	OK	OK

【7】114MHzGATE設定 ;パネルスイッチ



	151201	151202	151203	
Init.	OK	OK	OK	:オンボード
GATE	OK	OK	OK	:パネル

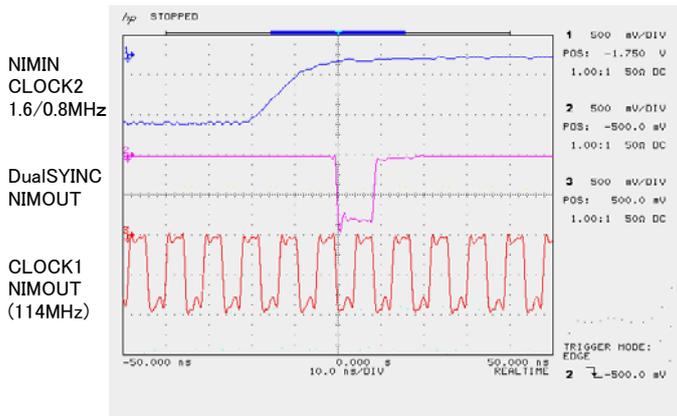
【8】DualSync出力 設定値: 0x06-00-00-00



	151201	151202	151203
NIMOUT	OK	OK	OK
LED	OK	OK	OK
114MHz	0x02	0x04	0x06
GATE min			

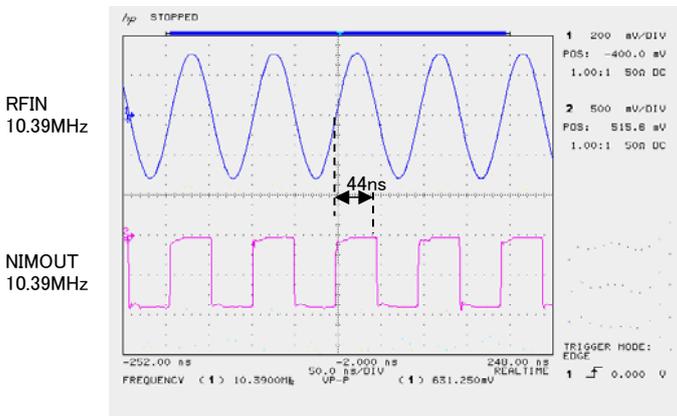
;2ch

*1



***1:**
114MHzGATE設定値がmin未満の場合、DualSYNC出力がCLOCK2(NIM1.6MHz/0.8MHz)の後縁に同期してしまいます。
製品仕様: 114MHzGATE: 0x06~0xFF

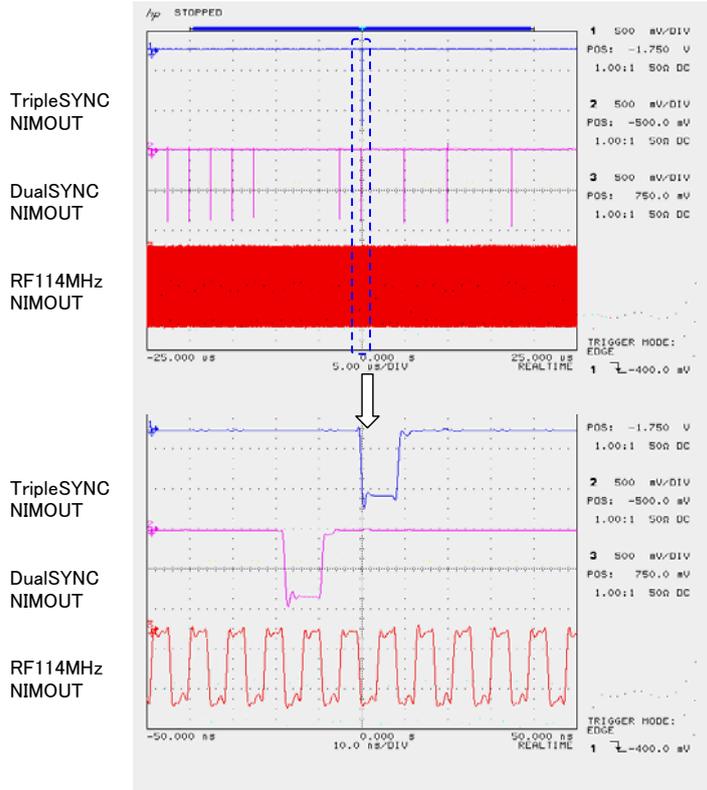
【9】RF10. 39MHz入出力 動作有効範囲: -10dBm~+10dBm



	151201	151202	151203
	OK	OK	OK

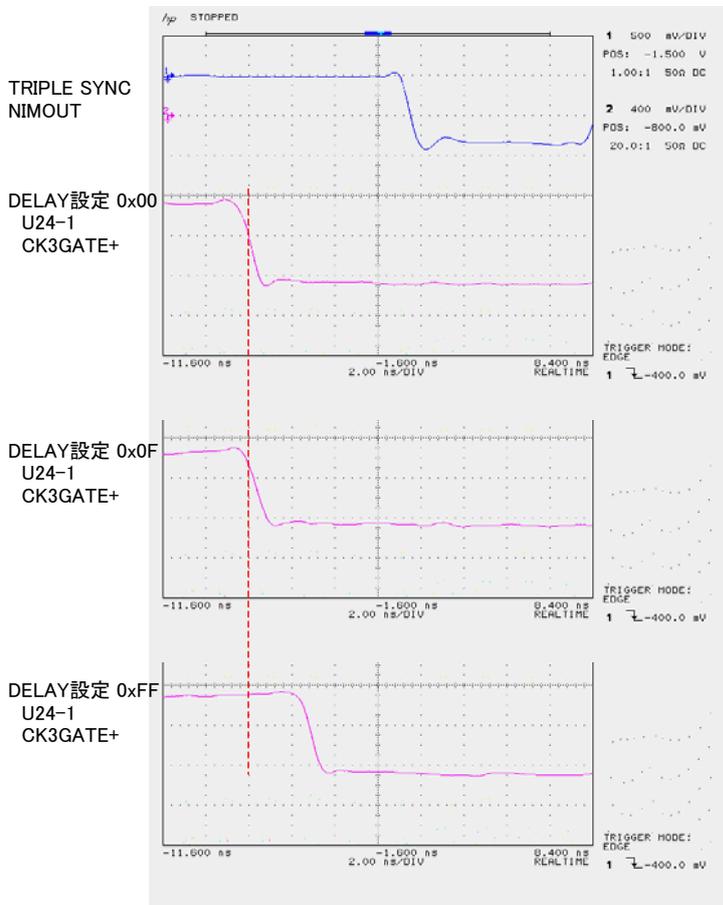
【10】Triple Sync出力

パネルSW: 114MHzGATE:0x06 10.39MHzDELAY:0x00
50HzDELAY:0x00 50HzGATE:0x00



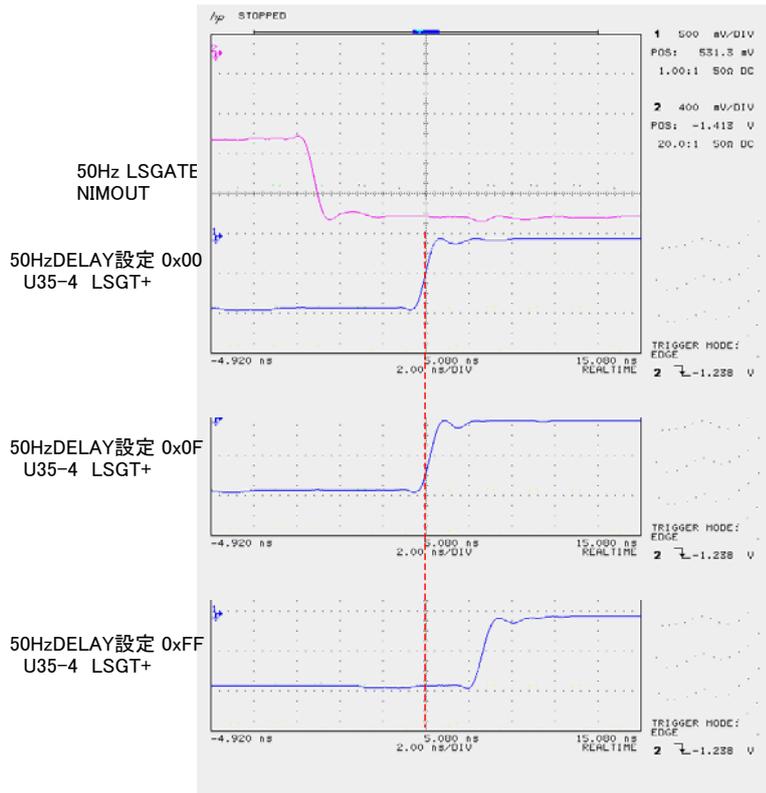
	151201	151202	151203	
NIMOUT	OK	OK	OK	:2ch
LED	OK	OK	OK	

【11】10.39MHz Delay :パネルスイッチ



151201	151202	151203
OK	OK	OK

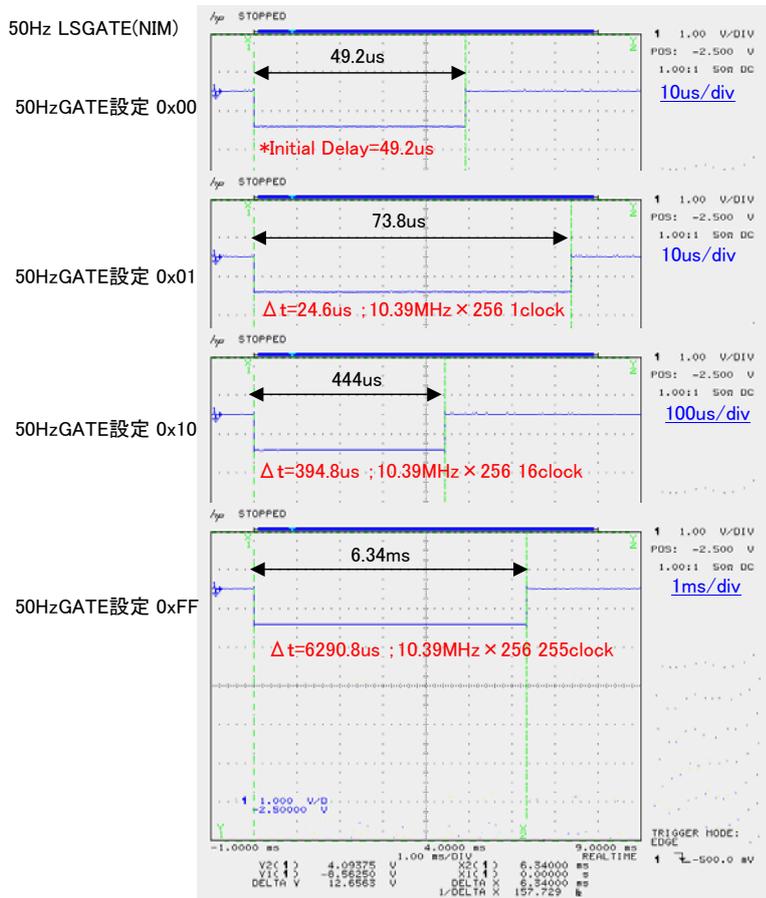
【12】50Hz Delay ;パネルスイッチ



	151201	151202	151203
50Hz NIMOUT	OK	OK	OK
50HzDelay	OK	OK	OK

【13】50Hz Gate ;パネルスイッチ

:Initial Delay=49.4us 50HzGate=49.2us+(1/10.39MHz) × 256 × 0x * * us

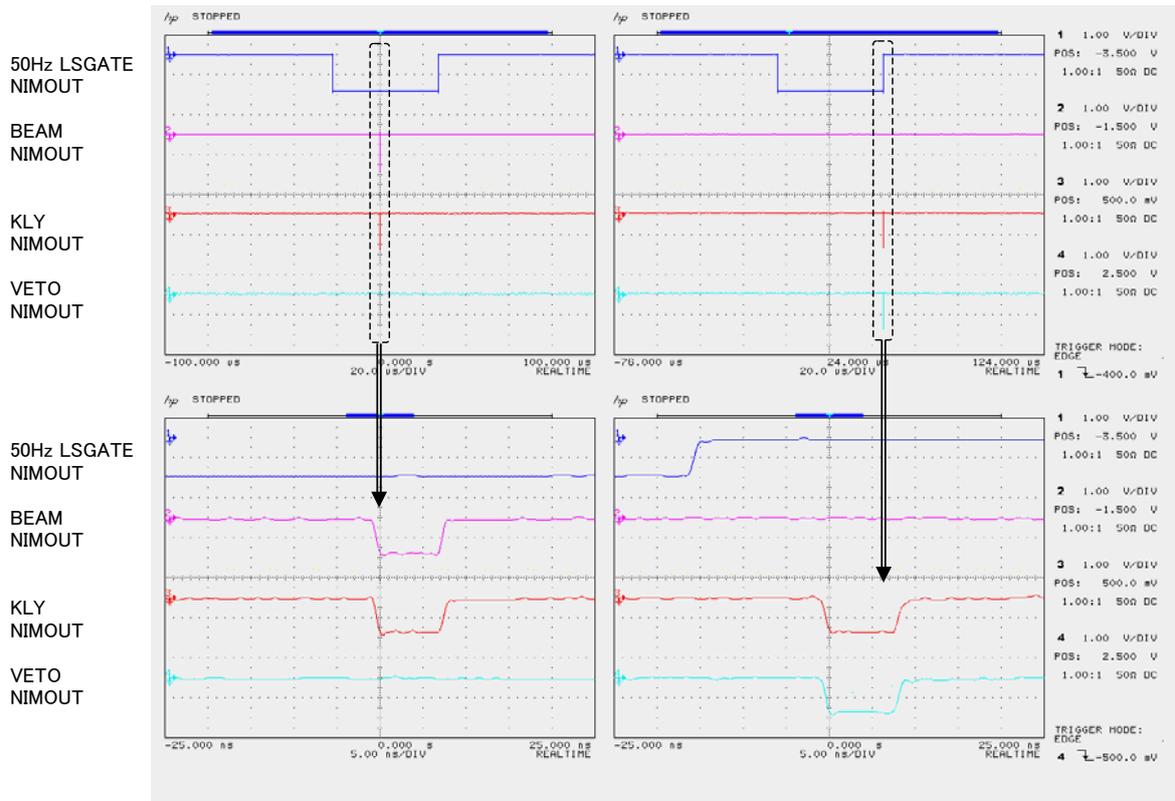
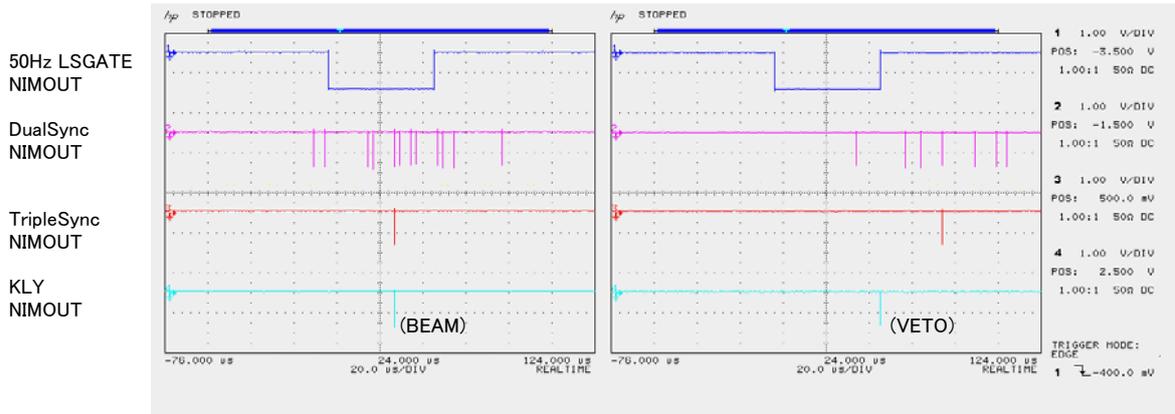


	151201	151202	151203
50Hz GATE	OK	OK	OK

【14】50Hz Sync出力

パネルSW: 114MHzGATE:0x8F 10.39MHzDELAY:0xFF
50HzDELAY:0xFF 50HzGATE:0x00

151201	151202	151203
OK	OK	OK



製造・販売：(株)デジテックス研究所
〒181-0011 東京都三鷹市井口3-3-24 Tel. 0422-31-1111(代) Fax. 0422-32-3514