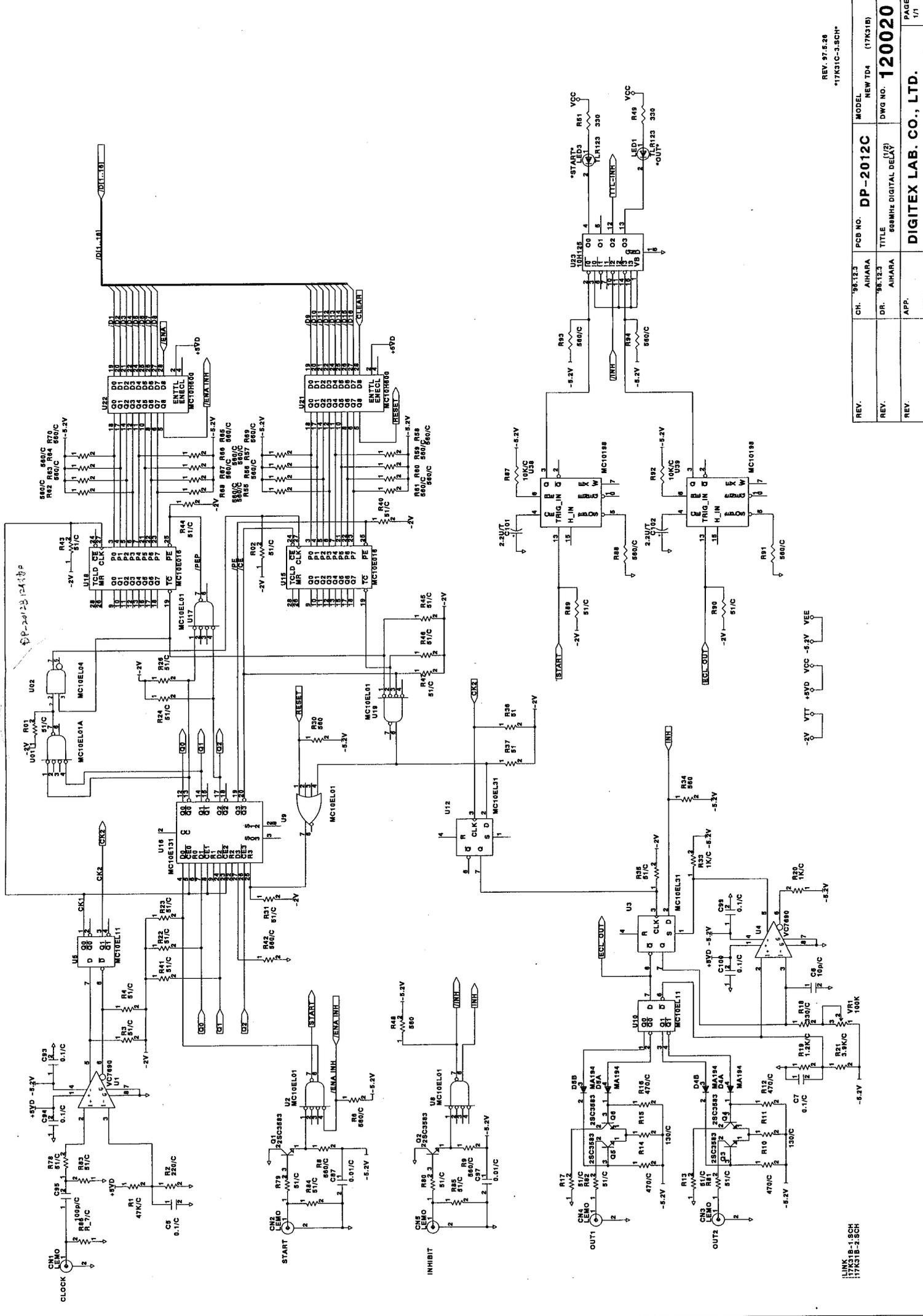


508MHzデジタル遅延モジュールTD4仕様書

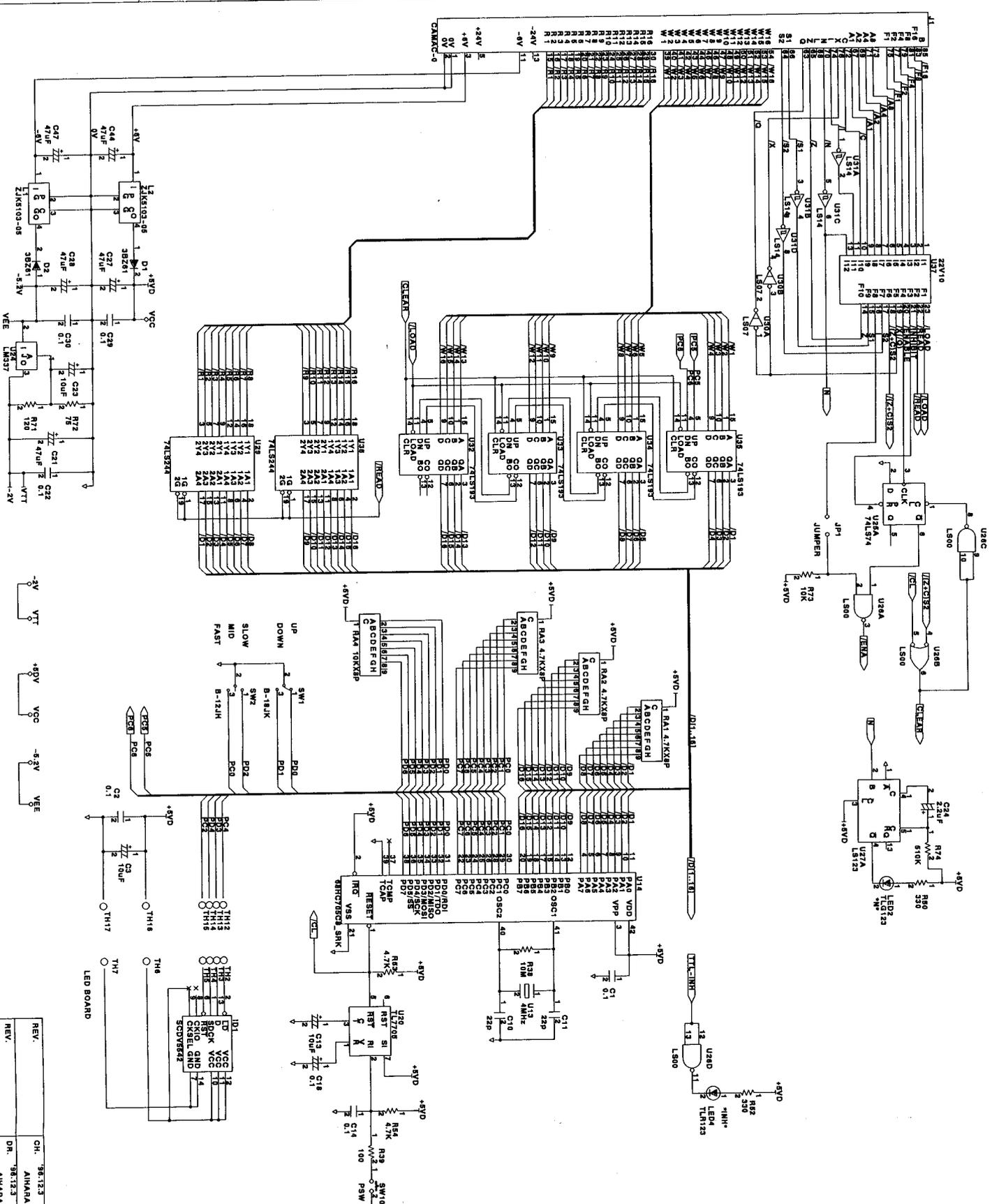
1. 外観	CAMAC 1 幅		
2. 入出力接栓	NIM-CAMAC CD/N549 Lemo 00.250 規格		
3. 遅延値設定範囲	2~FFFF 0, 1はERRと設定値のフラッシング (エラー表示)		
4. RF入力	入力インピーダンス	50Ω	$0 \text{ dBm}$ $P_{out} = 1 \text{ mW}$ $V = \sqrt{2 \times 50 \times 1 \times 10^{-3}} = 316 \text{ mV}$ $-5 \text{ dBm} = 10 \log \frac{P_{out}}{1 \text{ mW}}$ $P_{out} = 10^{-0.5} = 0.316 \text{ mW}$ $\frac{V^2}{2R} = 0.316 \times 10^{-3} \text{ W}$ $V = \sqrt{2 \times 50 \times 0.316 \times 10^{-3}}$ $= 177.8 \text{ mV}$
	周波数範囲	約400MHz~600MHzの正弦波	
	入力レベル	-5dBm~+15dBm	
5. スタート	入力インピーダンス	50Ω	$15 \text{ dBm}$ $P_{out} = 10^{1.5} = 31.6 \text{ mW}$ $V = 1.7 \text{ V}$
	入力信号レベル	NIMレベル	
	入力パルス幅	最大周波数の3クロック以上	
	立ち上がり	1nS以下	
	最大繰り返し周波数	100MHz	
6. インヒビット	入力インピーダンス	50Ω	
	入力信号レベル	NIMレベル	
	信号LOWでインヒビット		
7. 出力1	出力インピーダンス	50Ω	
	出力信号レベル	NIMレベル	
	出力パルス幅	約3nS~240nS	
	出力立ち下がり, 立ち上がり時間	800pS(TYP)	
8. 出力2	出力1と同じ パルス幅も出力1と同じ		
9. パネル面スイッチ	UP/DOWN	Up側に倒すと遅延の設定値を押している間増やす。Downだと減らす。 倒すのを止めると中立に戻る。 0000~FFFF FFFFの次は0000とする。	
	FAST/MID/SLOW	パネル面から設定する遅延値を変化させる早さを切り替える。 SLOW(2Hz), MID(20Hz), FAST(100Hz) 上側がFAST, 中央がMID, 下側がSLOW	
10. Nランプ	CAMAC命令でNが指示されたとき0.5秒程度点灯		
11. OUTランプ	出力がenableで, RF及びスタートが入っている間連続点灯		
12. Inhibit	Inhibit時点灯		
13. 遅延値表示	パネル面あるいはCA MACから設定された遅延指示値を16進表示。(5×5 Dot Matrix)		
14. CAMAC Function	F(0)A(0)	Read delay	プリセットカウンターへ設定した遅延指示値をバイナリで読み出す。R1~R16:MSB
	F(16)A(0)	Write delay	プリセットカウンターへ遅延値をバイナリで設定する。 W1~W16:MSB
	F(24)A(0)	Output Inhibit	
	F(26)A(0)	Output Enable	
初期化時の動作	Z=1	プリセットカウンターをFFFFに設定。Output inhibit	
	I=0	Output enable	
	C=1	プリセットカウンターをFFFFに設定。Output enable	



REV. 97.5.26  
17K31C-3.SCH

REV.	CH.	DR.	APP.	PCB NO.	MODEL	NEW TDA	DWG NO.	TITLE	PAGE
	98123	AHARA		DP-2012C	(17K31B)		120020	600MHZ DIGITAL DELAY	1/1
	98123	AHARA							

LINK 17K31B-1 SCH  
17K31B-2 SCH



REV.	CH.	88123	PCB NO.	DP-2012C	MODEL	NEW TD4	(17K18)
REV.	DR.	88123	TITLE	80MHz DIGITAL DELX	DWG NO.	12002-	
REV.	APP.	AHANA					
DIGITEX LAB. CO., LTD.							

97.3.18  
\*17K31C-2SCH\*

# 部 品 表

コ-ト	品 名	規格・仕様	メーカー	数量	シンボル
1	14204 ECL	MC10H600FN	MOT (モトロー)	2	U21 U22
2	5426 ECL	MC10H125L	MOT (モトロー)	1	U23
3	11396 ECL	MC10EL31D	MOT (モトロー)	2	U3 U12
4	16261 ECL	MC10EL04D	MOT (モトロー)	1	U02
5	11397 ECL	MC10EL11D	MOT (モトロー)	2	U5 U10
6	14203 ECL	MC10EL01D	MOT (モトロー)	6	U2 U8 U9 U17 U19 U01
7	15301 ECL	SY10E016JC	ソグ-	2	U15 U18
8	15035 ECL	MC10E131FN	MOT (モトロー)	1	U16
9	3409 ECL	MC10198L	MOT (モトロー)	2	U38 U39
10	11398 ECL	VC7690F0J	VTC Inc	2	U1 U4
11	6927 PLD	GAL22V10B-15LP	LATTICE 774Z	1	U37
12	492 ヴケツ PRECI	110-91-324	7' ヴケツ-ソヨ	1	GAL(U37)
13	1872 TTL	SN74LS244N	TI (テキス)	2	U29 U36
14	1826 TTL	SN74LS123N	TI (テキス)	1	U27
15	1862 TTL	SN74LS193N	TI (テキス)	4	U32 U33 U34 U35
16	14698 TTL	SN74LS74N	TI (テキス)	1	U25
17	1773 TTL	SN74LS07N	TI (テキス)	1	U30
18	1780 TTL	SN74LS14N	TI (テキス)	1	U31
19	1759 TTL	SN74LS00N	TI (テキス)	1	U26
20	1359 7777	MC68HC705C8B	MOT (モトロー)	1	U14
21	7347 ヴケツ PRECI	117-93-642-41-005	7' ヴケツ-ソヨ	1	CPU(U14)
22	8272 77777777 周辺	TL7705CP-B	TI (テキス)	1	U20
23	1305 一般整流素子	3BZ61	東芝	2	D1 D2
24	13040 LED	TLR123	東芝	3	LED1 LED3 LED4
25	3741 LED	TLG123A	東芝	1	LED2

⑤	形式	17K31	区分	[ ]
④	名称	TIMING TD-4	図番	51064
③	作成	07/06/27	承認	1/4
②	事項	相原 悟		
①				

# 部 品 表

コード	品 名	規格・仕様	メーカー	数量	シンボル
1	コネクタ 4ポ	XJ8C-0211	OMRON (オムロン)	1	JP1
2	コネクタ 4ポ	XJ8A-0211	OMRON (オムロン)	1	JP1
3	カーボン	RD25S 10KΩ J	KOA (コア)	1	R73
4	カーボン	RD25S 510KΩ J	KOA (コア)	3	R74
5	カーボン	RD25S 330Ω J	KOA (コア)	4	R49 R50 R51 R52
6	カーボン	RD25S 75Ω J	KOA (コア)	1	R72
7	カーボン	RD25S 120Ω J	KOA (コア)	1	R71
8	カーボン	RD25S 4.7KΩ J	KOA (コア)	2	R53 R54
9	カーボン	RD25S 100Ω J	KOA (コア)	1	R39
10	カーボン	RD25S 10MΩ J	KOA (コア)	1	R38
11	1641 電解コンデンサ	SRA16VB10M	ニチコン	2	C3 C13
12	1476 電解コンデンサ	SME16VB47M	ニチコン	5	C21 C27 C28 C44 C47
13	1473 電解コンデンサ	SME16VB10M	ニチコン	1	C23
14	14975 1ヶ ユニタ	LM337T (MOT)	MOT (モトロー)	1	U24
15	587 トリッパ 2SC	2SC3583L	NEC(日電)	6	Q1 Q2 Q3 Q4 Q5 Q6
16	11399 タイムド 7V4	MA194	松下	2	D4 D5
17	8084 カーボン	RK73K2A 51Ω J	KOA (コア)	29	R3 R4 R13 R17R22 R23 R24 R26 R31 R35 R40R41 R43-R47 R78-R85 R89 R90 R36 R37
18	8089 カーボン	RK73K2A 560Ω J	KOA (コア)	27	R6 R8 R9 R42 R55-R70 R88 R91 R93 R94 R30R34 R48
19	8087 カーボン	RK73K2A 470Ω J	KOA (コア)	4	R10 R12 R14 R16
20	8074 カーボン	RK73K2A 130Ω J	KOA (コア)	2	R11 R15
21	8109 カーボン	RK73K2A 3.9KΩ J	KOA (コア)	2	R21
22	8097 カーボン	RK73K2A 1.2KΩ J	KOA (コア)	1	R19
23	8093 カーボン	RK73K2A 330Ω J	KOA (コア)	1	R18
24	8095 カーボン	RK73K2A 1KΩ J	KOA (コア)	2	R20 R33
25	8135 カーボン	RK73K2A 47KΩ J	KOA (コア)	1	R1

⑤	形式	17K31	
④	名称	TIMING TD-4	
③	作	07/06/27	相原 悟
②	成	承	認
①	事項	51064	葉番 2/4

# 部 品 表

コード	品 名	規格・仕様	メーカー	数量	シンボル
1	カーボン	RK73K2A 220ΩJ	KOA (コ-7)	1 R2	
2	カーボン	RK73K2A 10KΩJ	KOA (コ-7)	2 R87 R92	
3	タンタルコンデンサ	S991C225MA1	ニフコ	3 C24 C101 C102	
4	積層セラミック	D55Y5V1H104Z51	NEC(日電)	28 C1 C2 C14 C18 C22 C29 C30 C4 C12 C16 C17 C19 C20 C31-C43 C45 C46	
5	フィルム	ZJK5103-05	TDK(テイ・イケー)	2 L1 L2	
6	トランス	B-18JH	日開 (-ニカイ)	1 SW1	
7	トランス	B-13JH	日開 (-ニカイ)	1 SW2	
8	積層セラミック	GRM40F104Z50	MURATA (ムラタ)	42 C5 7 17 48-60 62-67 69 70 71 73 75 77 7982 83 85 86 88 89 91 93 94 96 98 99 100	
9	積層セラミック	GRM40CH101J50	MURATA (ムラタ)	1 C95	
10	積層セラミック	GRM40CH100J50	MURATA (ムラタ)	1 C6	
11	積層セラミック	GRM40B103K50	MURATA (ムラタ)	2 C87 C97	
12	積層セラミック	GRM40B102K50	MURATA (ムラタ)	9 C15 C61 C68 C72 C76 C80 C84 C90 C92	
13	プリント基板	39912	加藤製作所	1	
14	プリント基板	38342P001	加藤製作所	1	
15	プリント基板	36732 CAMAC*イトハ*社	工藤製作所	2	
16	プリント基板	36737 CAMACV-N	工藤製作所	2	
17	他加工品	α-プリントセット CAMAC	工藤製作所	1	
18	絶縁プリント基板	TO-220 TC-30A	信越科学	1 U24	
19	プリント基板類	B-24	NEC(日電)	1 (U24)	
20	チップ端子	LC-2-G(白)	MAC8(マツエイト)	6 T1 T2 T3 T4 T5 T6	
21	コネクタ その他	85QLA-01-0-2	スナ-	5 CN1 CN2 CN3 CN4 CN5	
22	半リフレクタ	CT-20P 100KΩ	COPAL (コパル)	1 VR1	
23	他 光半導体	SCDV5544	シメックス	1 ID1	
24	プリント基板	110-91-314	フタバ電子	1 (ID1)	
25	プリント基板	APE1F-5M-10	フタバ	1 SW10	

⑤	形式	17K31	区分	[ ]	
④	名称	TIMING TD-4	図番	51064	葉番 3/4
③	作成	07/06/27	承認		
②	事項	相原 悟			
①					

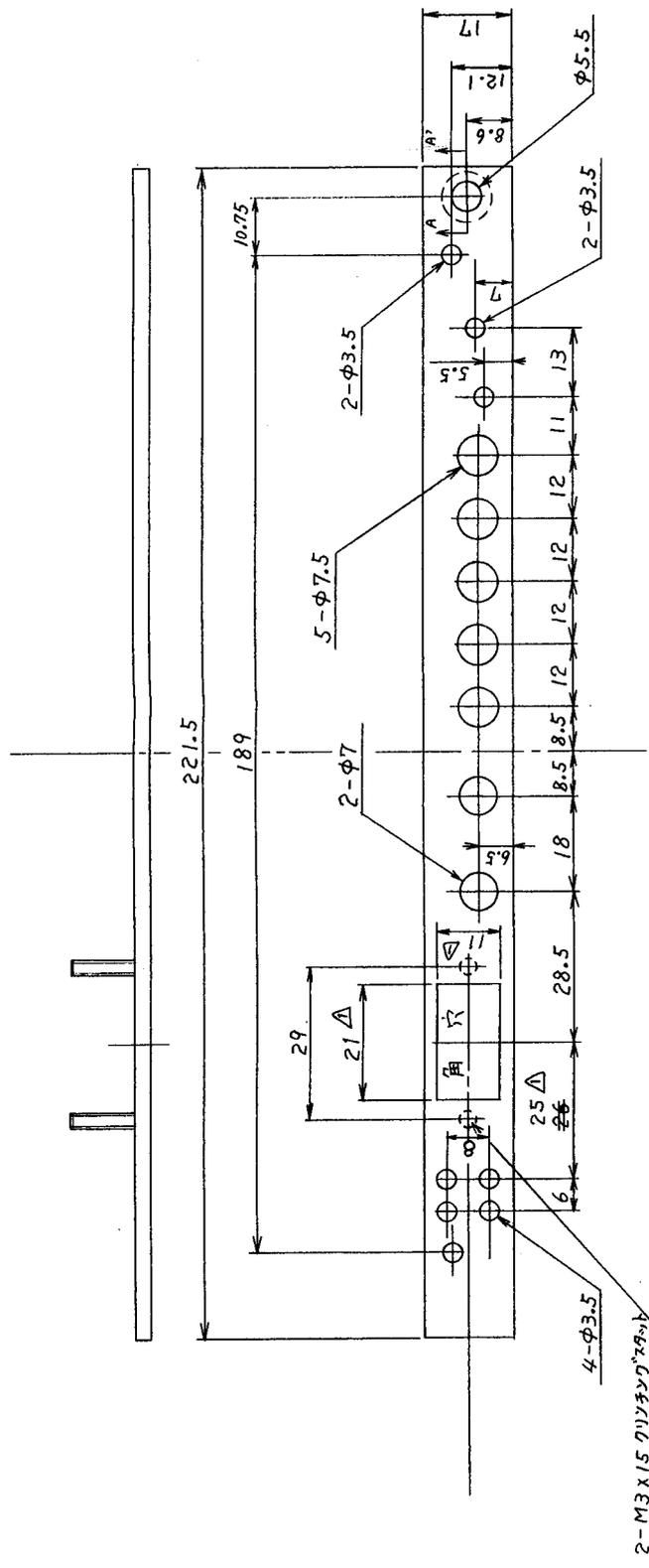
# 部 品 表

J-ト	品 名	規格・仕様	メーカ	数量	シンボル
1	9262 X'tal	HC-49/U 4MHz	昭和ガラス	1	U13
2	4841 集合抵抗	RK1/8B8 4.7kΩ J	KOA (J-7)	4	RA1 RA2 RA3 RA4
3	15230 基板	DP-2012C	東京電子	1	
4	16189 J抵抗 その他	PM-10	MAC8 (マクエイト)	1	(1D)
5	16190 J抵抗 その他	OZ-001	MAC8 (マクエイト)	1	(1D)
6	7074 ミニコンデンサ	CC45SL1H220JYA	TDK (タチコン)	2	C10 C11
7	10314 スパ	SP-6	MAC8 (マクエイト)	2	
8					
9					
10					
11					
12					
13					
14					
15					
16					
17					
18					
19					
20					
21					
22					
23					
24					
25					

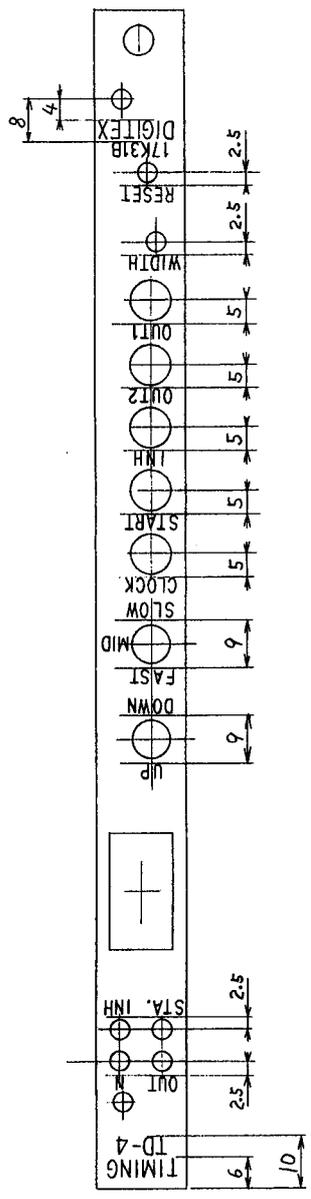
  

⑤	形式	17K31	区分	[ ]
④	名称	TIMING TD-4	図番	51064
③	作成	07/06/27 相原 悟	承認	4/4
②	事項			
①				

8 7 6 5 4 3 2 1



2-M3x1.5 のリソリソ

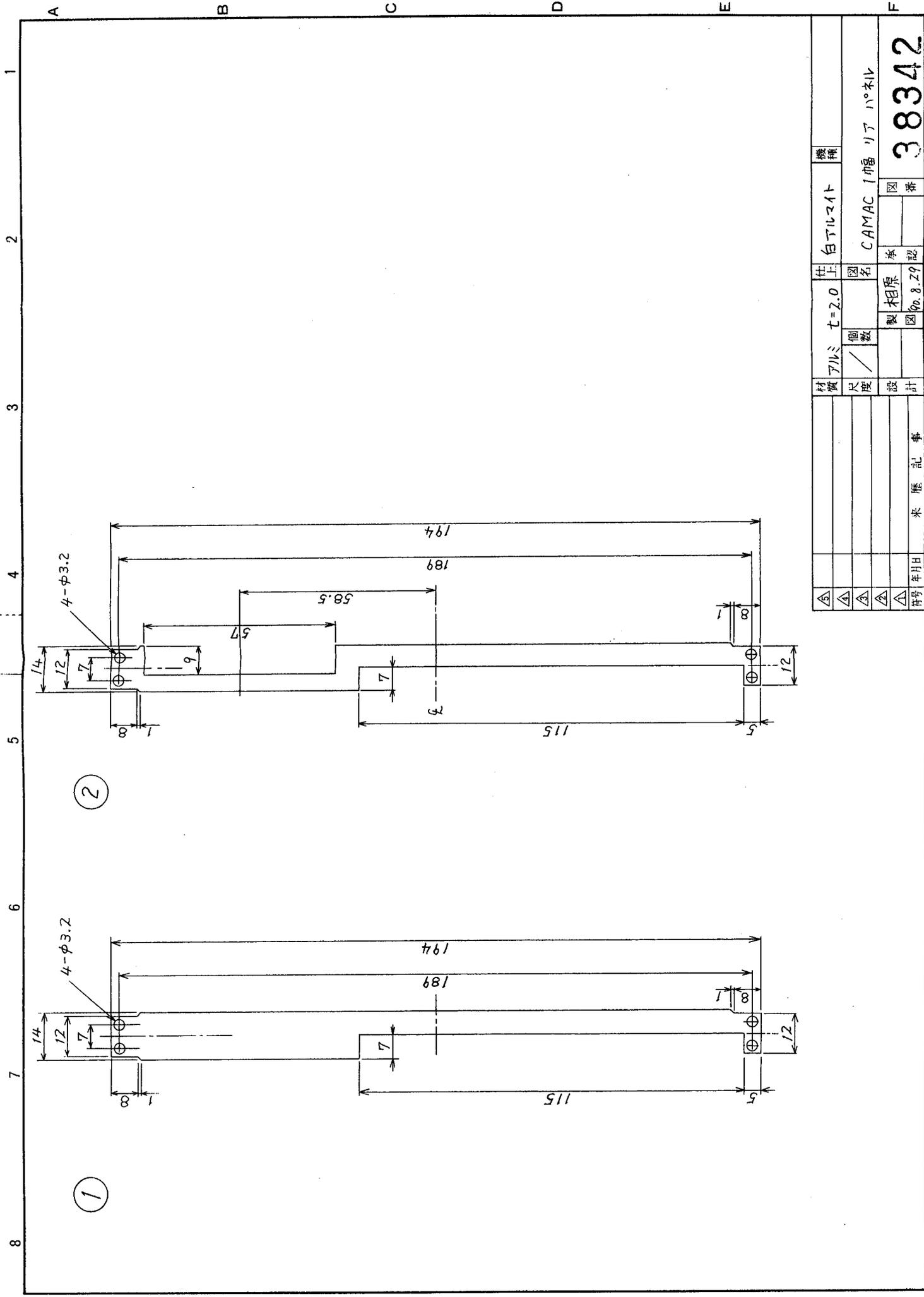


- \* TIMING, TD-4, DIGITEX は文字高さ 3mm
- \* その他の文字高さは 2.5mm
- \* 文字色は金色

△	品質	52S	仕様	仕上	塗装	N2	半ツヤ	機種	17K31B
△	入度	1/1	割数	図名	CAMAC	TD-4	シールド	図番	
△	設計	97.1.8	製	97.1.8	相原			承認	
△	許容	年月日	相原	変更	相原			承認	
△	履歴	記	事						

株式会社 デジテックス研究所

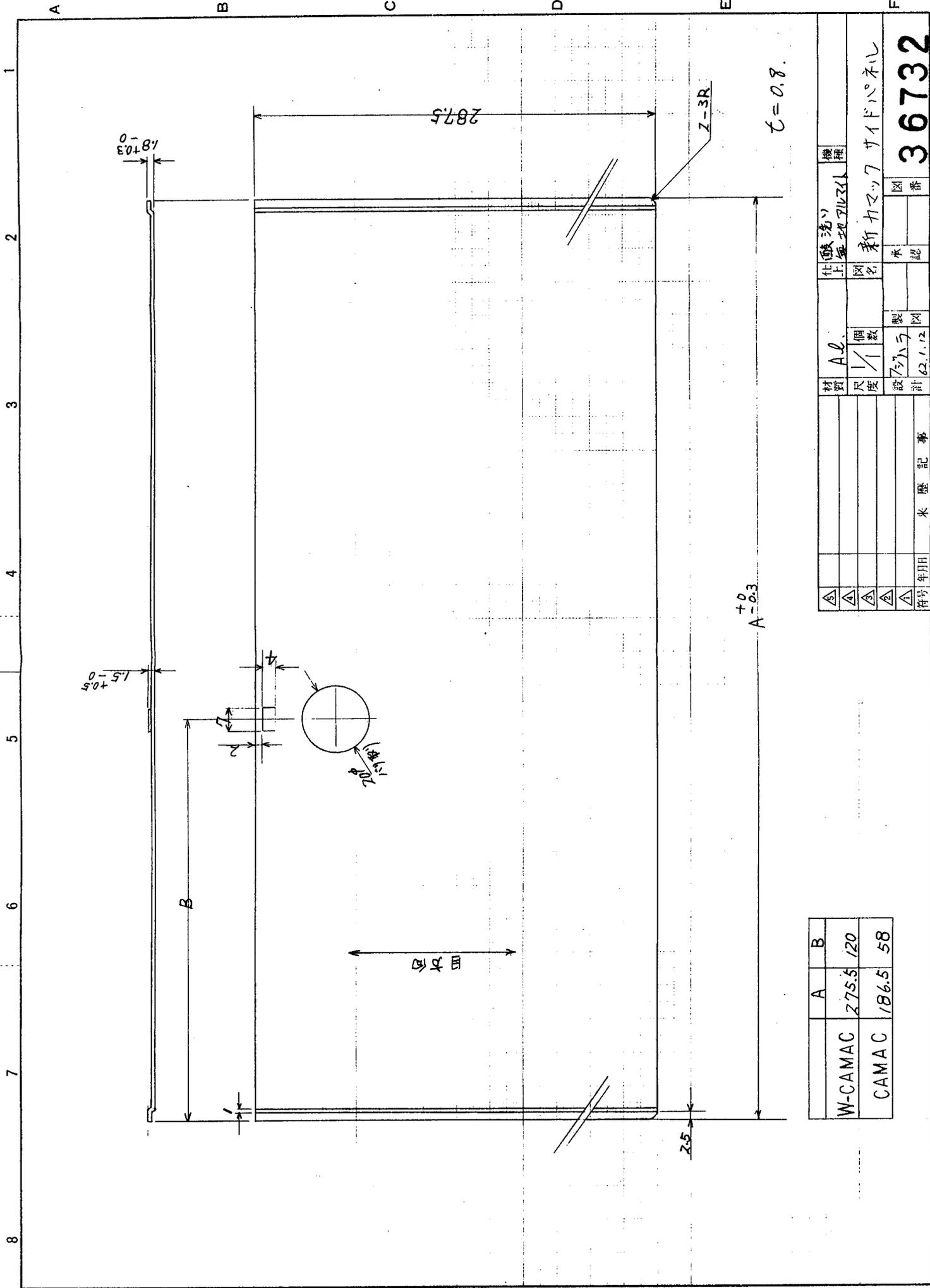
39912



△	△	△	△	△	△
材料	アルミ	仕上	白テフマイト	機種	
寸度	t=2.0	図名	CAMAC 1幅 リア ハパネル	図番	38342
設計	相原	製	承認	承認	
	図	図	図	図	
	90.8.29				
符号	年月日	米	歴	記	事

株式会社 デジテックス研究所



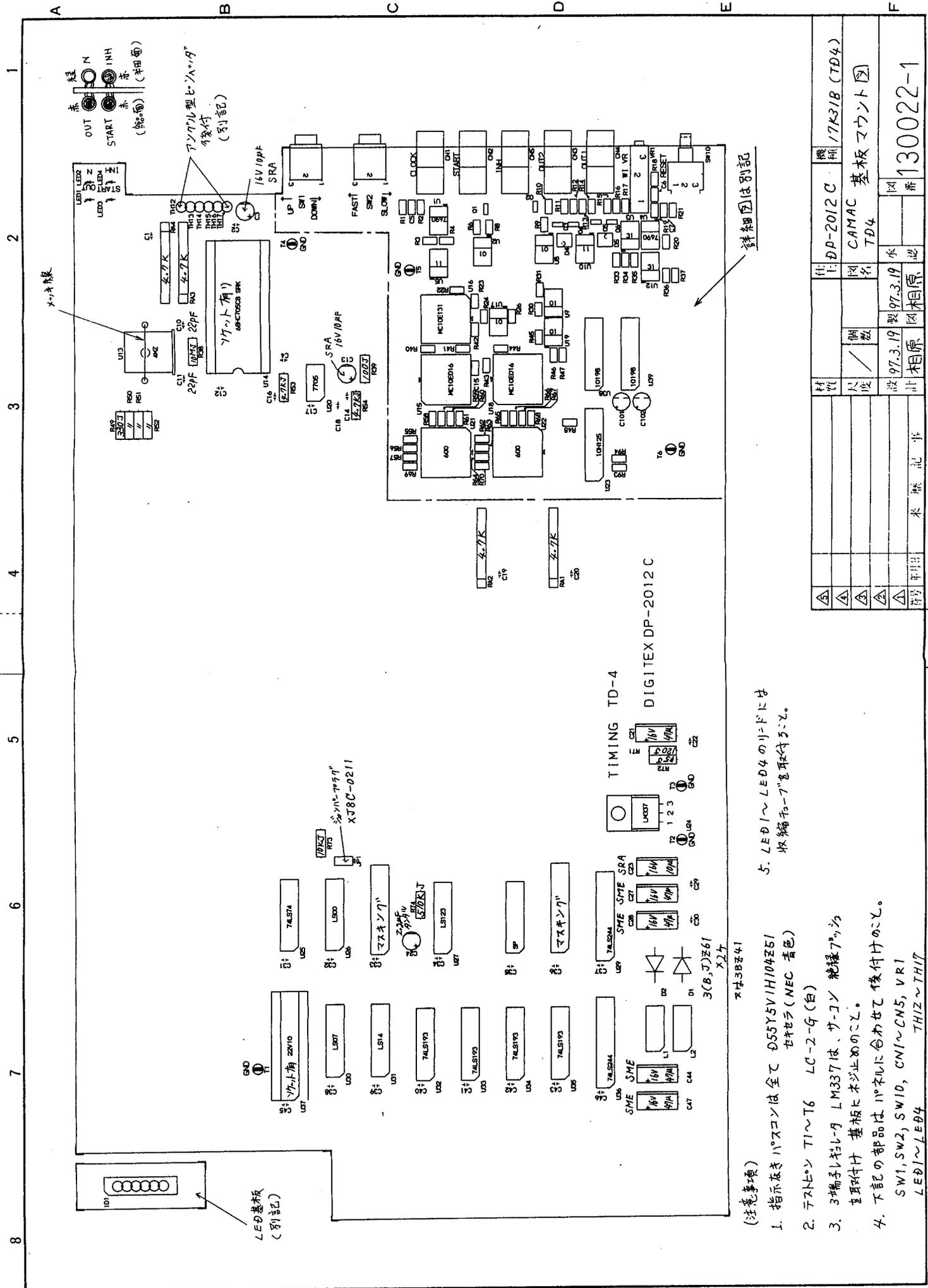


	A	B
W-CAMAC	275.5	120
CAMAC	186.5	58

△	材料	Al	仕上	鏡面	機
△	尺寸	1/1	網名	新カムマック	新カムマック
△	設計	7/1/72	製	網	網
△	符号	年月日	承認	番	番
△	履歴	記事	承認	番	番
△	符号	年月日	承認	番	番

株式会社 デジテックス研究所

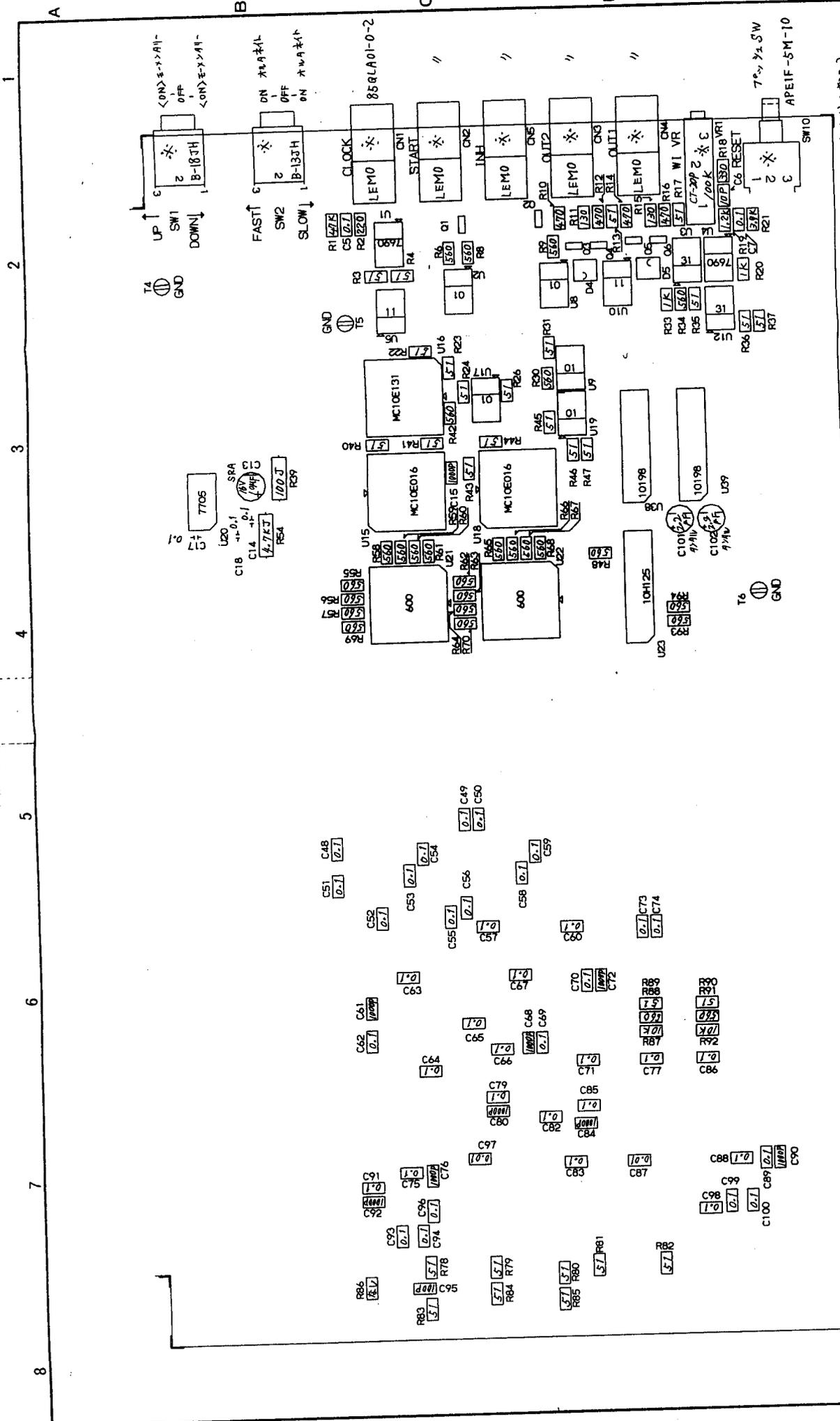
36732



機種	DP-2012 C	17K31B (TD4)
名称	CAMAC 基板マウント図	
個数	TD4	
設計	97.3.19	97.3.19
計相原	相原	相原
番号		130022-1
材料		
完成		
年月日		
求 験 記 事		

デジタルシステム研究所

- (注意事項)
1. 指示なきハロコンは全て DS5Y5V1H104Z51 セキエラ (NEC 青色)
  2. テスト用 T1~T6 LC-2-G (白)
  3. 3端子レギュレータ LM337は、サ-コン 絶縁7、2を 取付け 基板にボ-止ぬのこと。
  4. 下記の部品は、ハ-ルに合わせて 後付けのこと。  
SW1, SW2, SW10, CN1~CN5, VR1  
LED1~LED4 TH12~TH17
5. LED1~LED4のリ-ドには 収縮テープを取付すこと。



(※印 部品付部品)  
 ハネリに合わせ  
 取付けのこゝ。

部品面

機種	17K31B (TD4)
機種	DP-2012C
図名	CAMAC 基板マウント図
版	T04
製	97.3.19
計	相原
番	130022-2

半田面

(注意事項)  
 1. D4, D5の取付け (MA194)

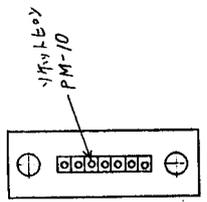
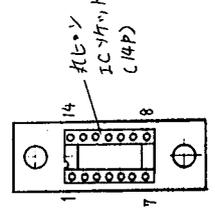
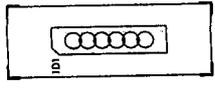


向きに注意

2. Q1~Q6 ZSC3583

1 2 3 4 5 6 7 8

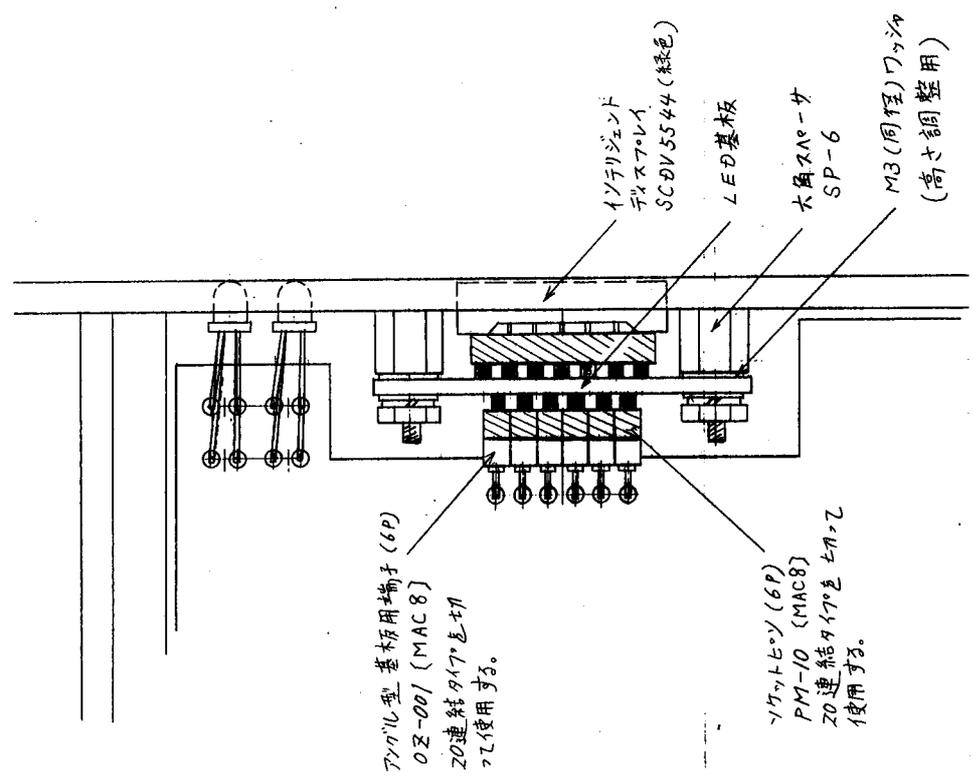
(注) ソケットは図のような様に付け下さい。  
リードをカットする



半田面 部品面 部品面シルク図

LED基板の組立方

1. 半田面にソケットヒョン (PM-10) を6ピンにソケットを取り付ける。ソケットヒョンのリードをカットする。
2. 部品面に ICソケット (14P) を取り付ける。



△	材質	仕上	機種	17K31B (TB4)
△	寸法	国名	DP-2012C	
△	個数	承認	CAMAC	
△	設計	製	TB4	基板マウント図
△	年月日	97.3.19	承認	
△	来歴記事	図相原	承認	
△	符号	130022-3	図番	

(1) 外観・構造検査 ----- 良

(2) 電圧・電流                    +5.2 V      +5.2 V      0.5 A  
    -5.2 V      -5.2 V      1.4 A

(3) 操作試験・動作試験

①CAMAC FUNCTIONチェック

F(0) A(0)	Read delay	-----	<u>良</u>
F(16)A(0)	Write Delay	-----	<u>良</u>
F(24)A(0)	Output Inhibit	-----	<u>良</u>
F(26)A(0)	Output Enable	-----	<u>良</u>
Z=1	Output Inhibit	-----	<u>良</u>
	0xFFFF	-----	<u>良</u>
I=0	Output Enable	-----	<u>良</u>
C=1	Output Enable	-----	<u>良</u>
	0xFFFF	-----	<u>良</u>

②パネル面表示器動作

Nランプの動作	-----	<u>良</u>
Outランプの動作	-----	<u>良</u>
Inhibitランプの動作	-----	<u>良</u>
遅延値表示器の動作	-----	<u>良</u>

③OUT1, OUT2の動作

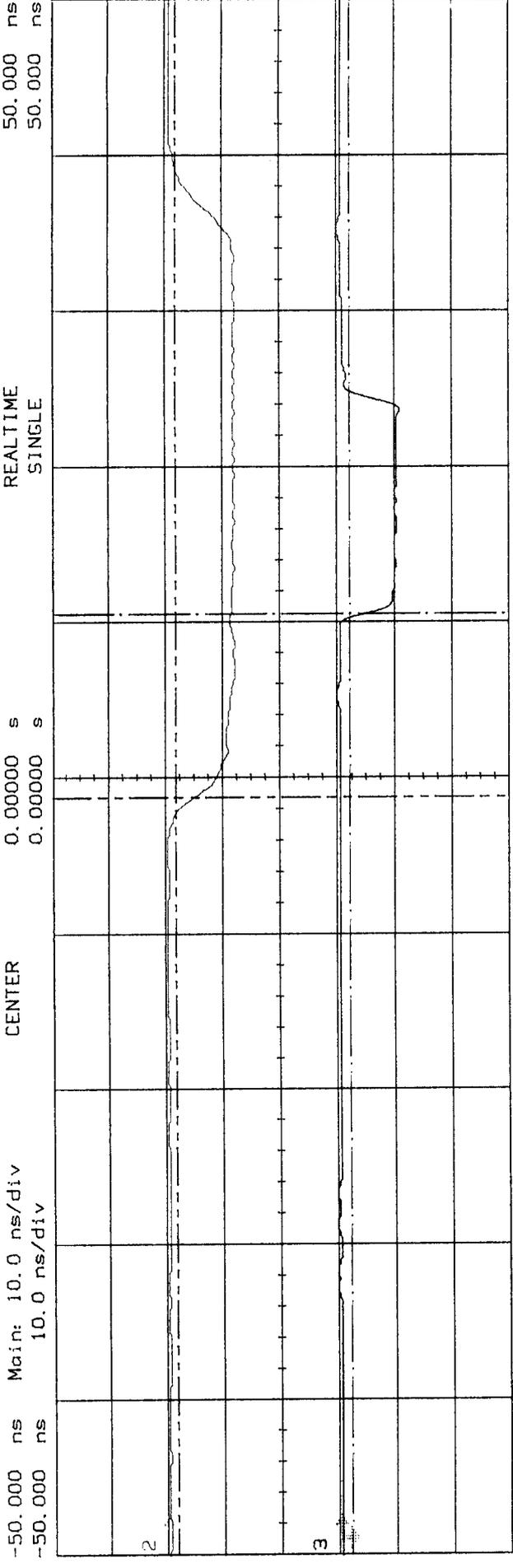
出力パルス幅	OUT1	-----	<u>良</u>
(規格値: 3nS~240nS)	OUT2	-----	<u>良</u>
立ち下がり時間	OUT1	-----	<u>良</u>
(規格値: 1nS以下)	OUT2	-----	<u>良</u>
立ち上がり時間	OUT1	-----	<u>良</u>
(規格値: 1nS以下)	OUT2	-----	<u>良</u>
手動で遅延値を連続作動させたとき正常に動作すること	-----	<u>良</u>	

④Inhibit動作 ----- 良

⑤パネル面スイッチの動作

UP/DOWNスイッチ	-----	<u>良</u>
FAST/MID/SLOWスイッチ	-----	<u>良</u>
RESETスイッチ (初期値を表示)	-----	<u>良</u>

担当

スグ-ト

OUT1

Channel 2	Sensitivity	1.00 V/div	Offset	-2.00000 V	Probe	1:1	Coupling	dc	Impedance	50 ohm
Channel 3	Sensitivity	1.00 V/div	Offset	1.00000 V	Probe	1:1	Coupling	dc	Impedance	50 ohm

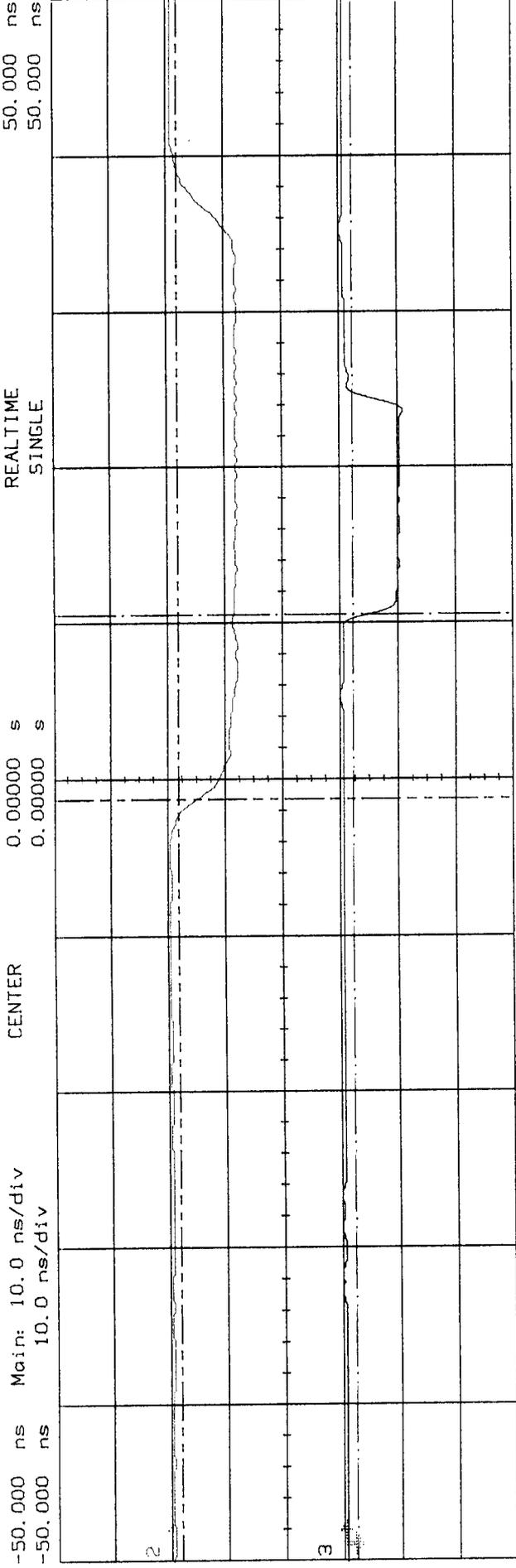
Trigger Mode: Edge  
 On the Negative Edge of Channel2  
 Trigger Level(s)  
 Channel2 = -500.000 mV (noise reject OFF, coupling DC)  
 Holdoff = 40.000 ns

Markers	
Y2marker(c3)	= -218.750 mV
Y1marker(c3)	= 2.81250 V
delta Y	= -3.03125 V
X2marker(c3)	= 10.600 ns
X1marker(c3)	= -1.200 ns
delta X	= 11.800 ns
1/delta X	= 84.7458 MHz

インパルス デレイ の測定

設定値 000Z

T04 (17K31B)



IN

OUT

Sensitivity    Offset    Probe    Coupling    Impedance  
 Channel 2    1.00 V/div    -2.00000 V    1:1    dc    50 ohm  
 Channel 3    1.00 V/div    1.00000 V    1:1    dc    50 ohm

Trigger Mode: Edge  
 On the Negative Edge of Channel 2  
 Trigger Level (s)  
 Channel 2 = -500.000 mV (noise reject OFF, coupling DC)  
 Holdoff = 40.000 ns

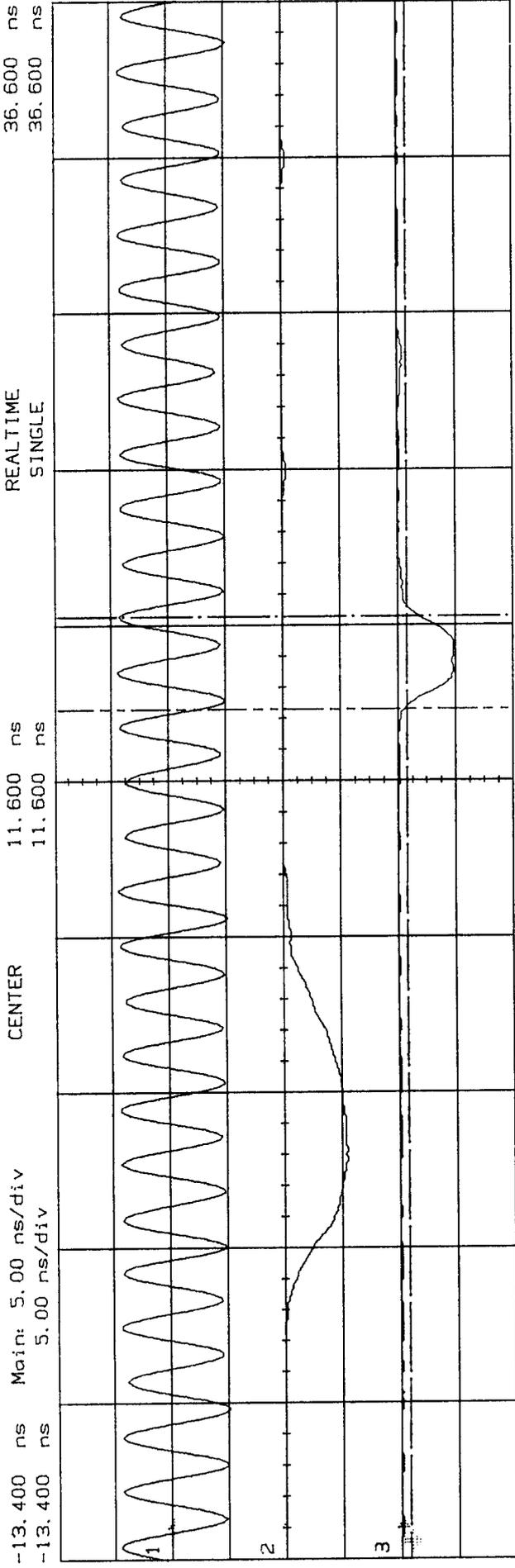
Markers  
 Y2marker (c3) = -218.750 mV  
 Y1marker (c3) = 2.81250 V  
 delta Y = -3.03125 V  
 X2marker (c3) = 10.600 ns  
 X1marker (c3) = -1.200 ns  
 delta X = 11.800 ns  
 1/delta X = 84.7458 MHz

インパルス デレイ の測定

設定値 0002

T04 (17K31B)

Printed: 02 JUN 1997 at 81:13:28



クロック  
570MHz  
-5dBm

スタート

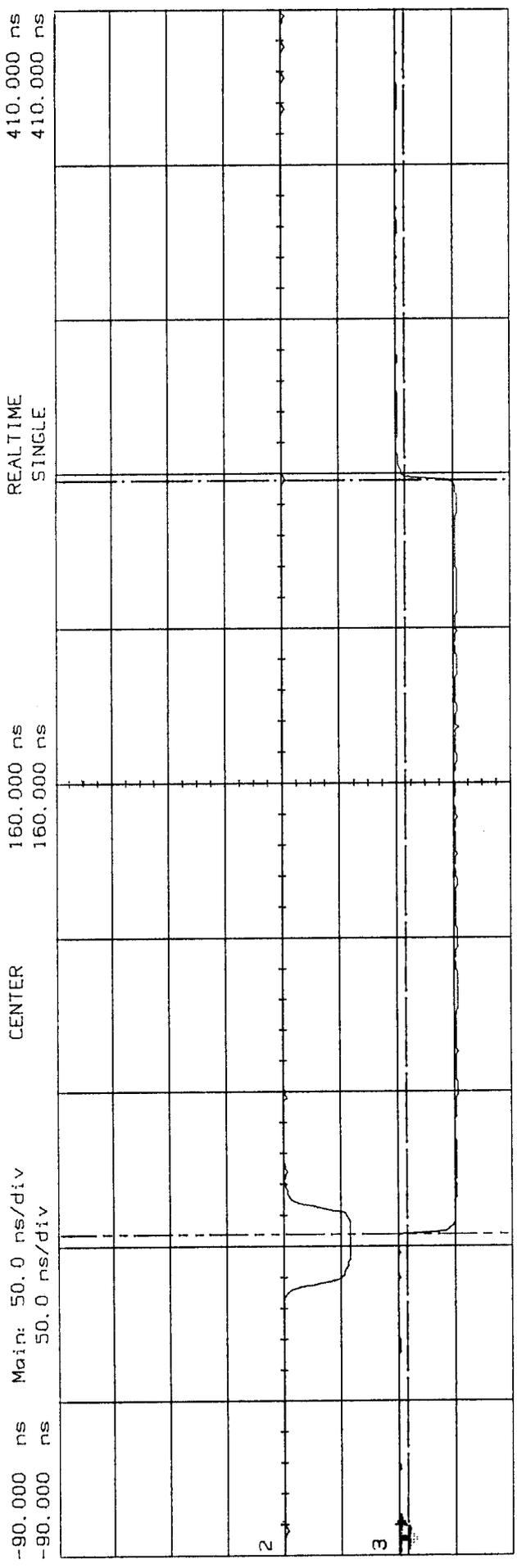
OUT1

Channel	Sensitivity	Offset	Probe	Coupling	Impedance	Markers
Channel 1	100 mV/div	-200.000 mV	1:1	dc	50 ohm	Y2marker (c3) = -156.250 mV
Channel 2	1.00 V/div	0.00000 V	1:1	dc	50 ohm	Y1marker (c3) = -156.250 mV
Channel 3	1.00 V/div	2.00000 V	1:1	dc	50 ohm	delta Y = 0.00000 V
Trigger Mode: Edge						X2marker (c3) = 16.900 ns
On the Negative Edge of Channel2						X1marker (c3) = 13.900 ns
Trigger Level(s)						delta X = 3.000 ns
Channel2 = -750.000 mV (noise reject OFF, coupling DC)						1/delta X = 333.333 MHz
Holdoff = 40.000 ns						

設定値 000Z

最小パルス幅の測定

TD4 (17K31B)



スタート

OUT1

Channel	Sensitivity	Offset	Probe	Coupling	Impedance
Channel 2	1.00 V/div	0.00000 V	1:1	dc	50 ohm
Channel 3	1.00 V/div	2.00000 V	1:1	dc	50 ohm

Markers

Y2marker (c3)	=	-156.250 mV
Y1marker (c3)	=	-156.250 mV
delta Y	=	0.00000 V
X2marker (c3)	=	258.000 ns
X1marker (c3)	=	14.000 ns
delta X	=	244.000 ns
1/delta X	=	4.09836 MHz

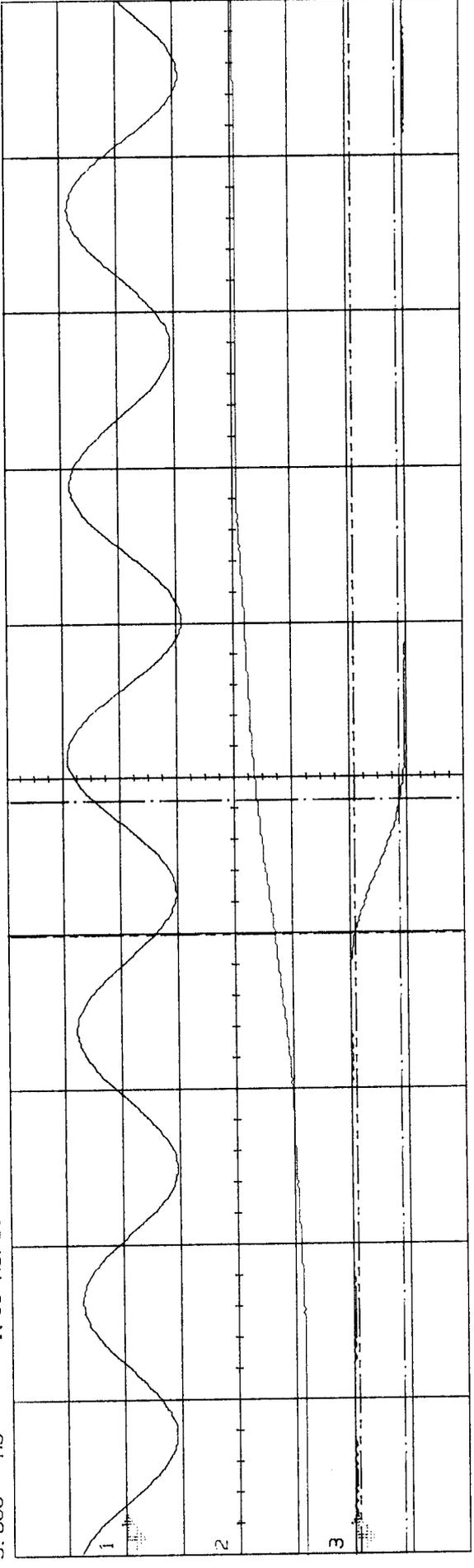
Trigger Mode: Edge  
 On the Negative Edge of Channel2  
 Trigger Level(s)  
 Channel2 = -750.000 mV (noise reject OFF, coupling DC)  
 Holdoff = 40.000 ns

設定値 0002

最大パルス幅の測定

T04 (17K31B)

9.600 ns      Main: 1.00 ns/div      CENTER      14.600 ns      REALTIME      19.600 ns  
 9.800 ns      1.00 ns/div      SINGLE      14.800 ns      19.800 ns



7a-17  
 570MHz  
 -5dBm

2A-1

00T1

Channel	Sensitivity	Offset	Probe	Coupling	Impedance	Markers
Channel 1	100 mV/div	-200.000 mV	1:1	dc	50 ohm	Y2marker (c3) = -875.000 mV
Channel 2	1.00 V/div	0.00000 V	1:1	dc	50 ohm	Y1marker (c3) = -93.7500 mV
Channel 3	1.00 V/div	2.00000 V	1:1	dc	50 ohm	delta Y = -781.250 mV
						X2marker (c3) = 14.660 ns
						X1marker (c3) = 13.800 ns
						delta X = 860 ps
						1/delta X = 1.16279 GHz

Trigger Mode: Edge  
 On the Negative Edge of Channel2  
 Trigger Level (s)  
 Channel2 = -750.000 mV (noise reject OFF, coupling DC)  
 Holdoff = 40.000 ns

設定値 0002

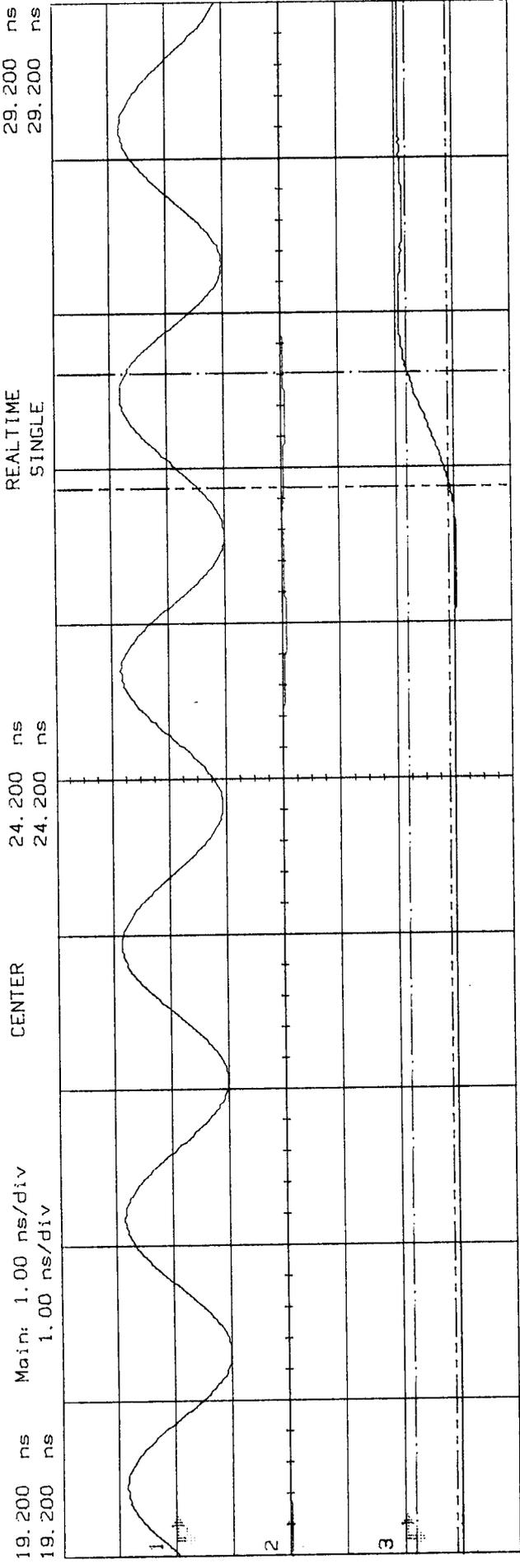
立下り時間の測定

T04 (17K31B)

70-17  
570MHz

Z9-k

00T1



Channel	Sensitivity	Offset	Probe	Coupling	Impedance	Markers
Channel 1	100 mV/div	-200.000 mV	1:1	dc	50 ohm	Y2marker(c3) = -187.500 mV
Channel 2	1.00 V/div	0.00000 V	1:1	dc	50 ohm	Y1marker(c3) = -906.250 mV
Channel 3	1.00 V/div	2.00000 V	1:1	dc	50 ohm	delta Y = 718.750 mV
						X2marker(c3) = 26.820 ns
						X1marker(c3) = 26.080 ns
						delta X = 740 ps
						1/delta X = 1.35135 GHz

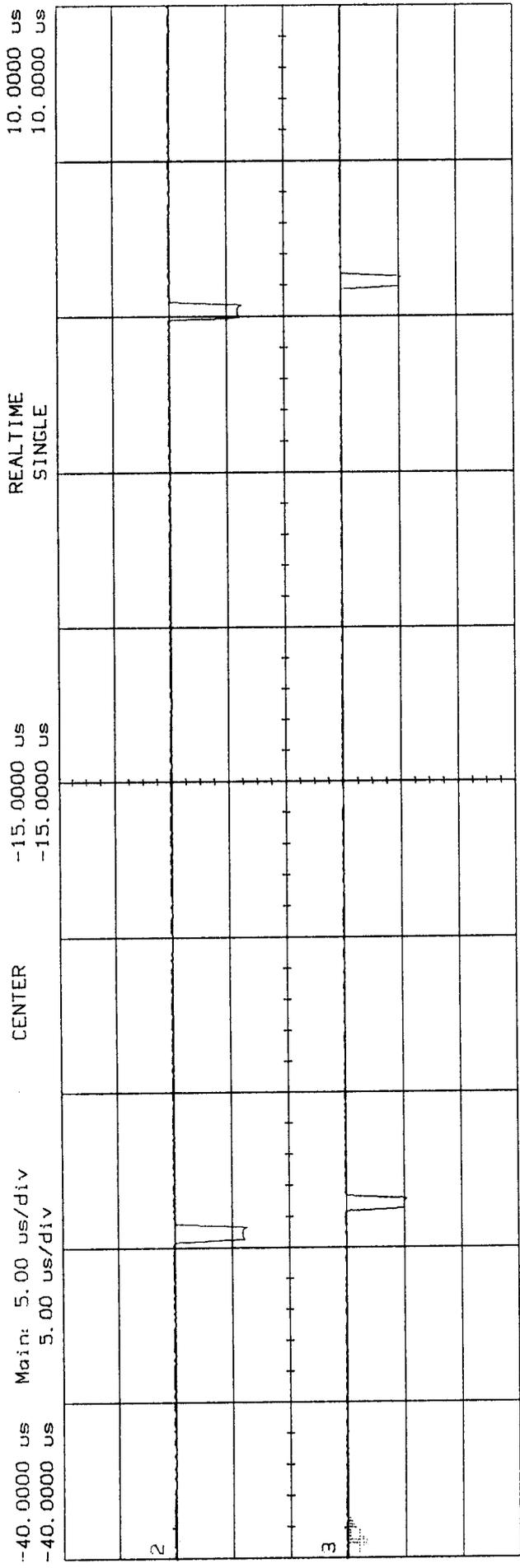
Trigger Mode: Edge  
On the Negative Edge of Channel1  
Trigger Level(s)  
Channel2 = -750.000 mV (noise reject OFF, coupling DC)  
Holdoff = 40.000 ns

設定値 000Z

立上り時間の測定

T04 (17K31B)

Printed: 02 JUN 1997 at 11:27:34



2A-T

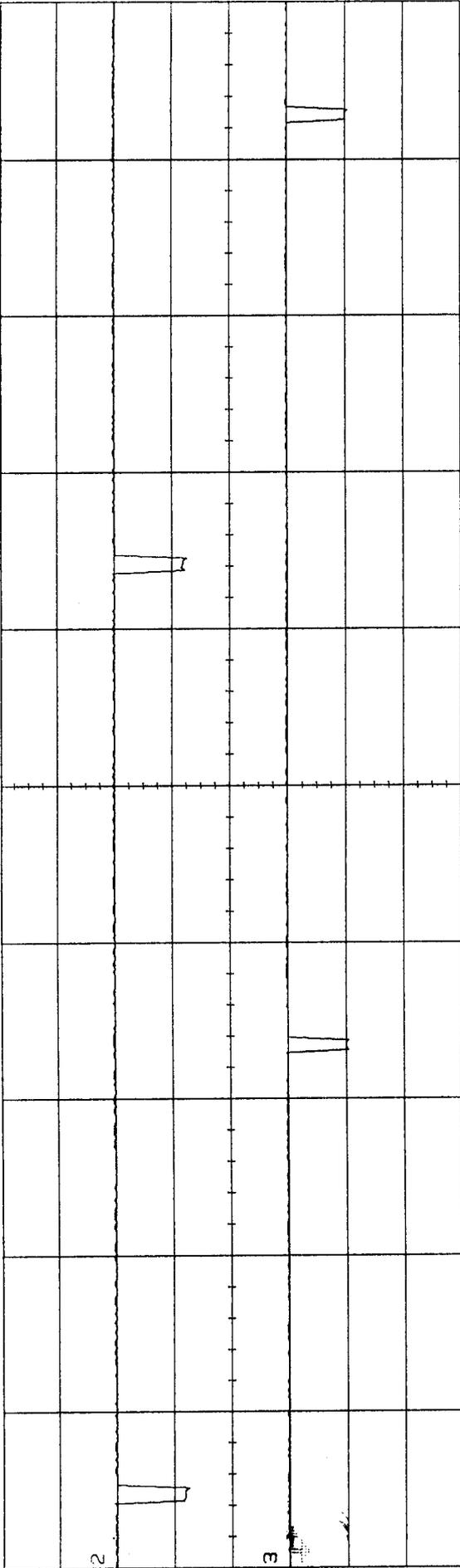
OUT1

	Sensitivity	Offset	Probe	Coupling	Impedance
Channel 2	1.00 V/div	-2.00000 V	1:1	dc	50 ohm
Channel 3	1.00 V/div	1.00000 V	1:1	dc	50 ohm

Trigger Mode: Edge  
 On the Negative Edge of Channel2  
 Trigger Level(s)  
 Channel2 = -750.000 mV (noise reject OFF, coupling DC)  
 Holdoff = 40.000 ns

設定値 0256  
 ティレインの設定 (A)

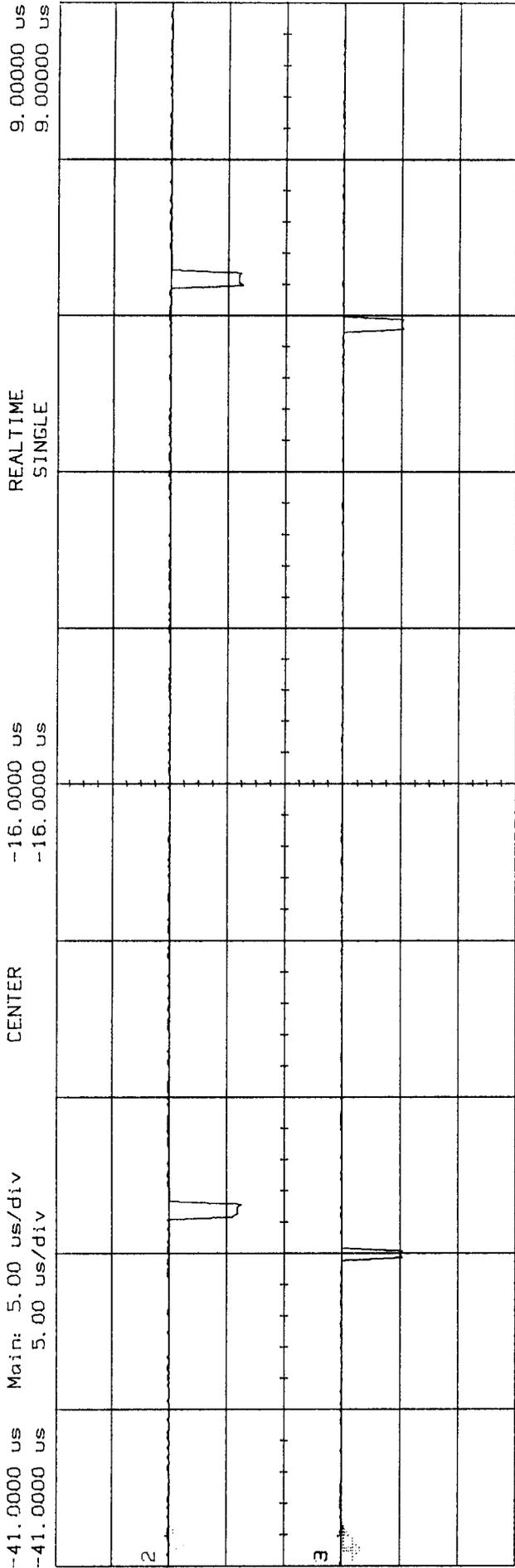
-32.0000 us    Main: 5.00 us/div    CENTER    -7.00000 us    REALTIME    18.0000 us  
 -32.0000 us    5.00 us/div                   -7.00000 us    SINGLE       18.0000 us



	Sensitivity	Offset	Probe	Coupling	Impedance
Channel 2	1.00 V/div	-2.00000 V	1:1	dc	50 ohm
Channel 3	1.00 V/div	1.00000 V	1:1	dc	50 ohm

Trigger Mode: Edge  
 On the Negative Edge of Channel12  
 Trigger Level (s)  
 Channel12 = -750.000 mV (noise reject OFF, coupling DC)  
 Holdoff = 40.000 ns

設定値 2000  
 デレイの設定 (B)



-41.0000 us  
-41.0000 us

Main: 5.00 us/div  
5.00 us/div

CENTER

-16.0000 us  
-16.0000 us

REALTIME  
SINGLE

9.00000 us  
9.00000 us

Channel	Sensitivity	Offset	Probe	Coupling	Impedance
Channel 2	1.00 V/div	-2.00000 V	1:1	dc	50 ohm
Channel 3	1.00 V/div	1.00000 V	1:1	dc	50 ohm

Trigger Mode: Edge  
On the Negative Edge of Channel12  
Trigger Level (s)  
Channel2 = -750.000 mV (noise reject OFF, coupling DC)  
Holdoff = 40.000 ns

設定値 3F26  
フィルタの設定 (C)