

NIM Logic AND/Fanout

Model : G2117

検査成績書

S/N 019062AND09C



有限会社 ギガ

〒222-0026

横浜市港北区篠原町 1532

TEL 045-434-7681

FAX 045-435-0996

承認	作成
	

NIM Logic AND/Fanout 検査成績書

1. 電気的性能

019062AND09C-1/4

項目	要求条件		判定	備考
	検査項目	入出力条件		
1) 出力電圧 (NIM&TTL)	50Ω負荷時の 出力電圧	1. 2入力にNIMレベルを入力する。(PW=150ns) 2. 2入力をANDしたNIM及び、TTL出力 の出力電圧を測定する。	⊙	NIM/TTL共に、50Ω終端で検査
2) 立上り、立下り (NIM&TTL)	立上り(1) 立下り(1) 立上り(2) 立下り(2)	2ns 以下 (NIM出力) 2ns 以下 (NIM出力) 15ns 以下 (TTL出力) 15ns 以下 (TTL出力)	⊙	NIM/TTL共に、50Ω終端で検査
3) 入出力 固定遅延時間 (NIM&TTL)	NIM 出力 TTL出力	NIM入力からNIM出力 … 10ns 以下 NIM入力からTTL出力 … 20ns 以下	⊙	NIM/TTL共に、50Ω終端で検査
4) 消費電流	電流	+6V 500mA以下 -6V 1000mA以下	⊙	
5) 寸法&重量	寸法 重量	34.2W x 245.7D x 221.3H 2kg以下	⊙	良 否 1.1 kg

表1 NIM Logic AND/Fanout 入出力測定

019062AND09C - 2/4

CH	出力端子	出力レベル		立上り (ns)	立下り (ns)	遅延時間 (ns)	備考
		Lレベル(V)	Hレベル(mV)				
1CH	NIM1-1	-0.94	0.0	1.02	0.77	7.0	Fig.1-1 参照
	NIM1-2	-0.94	0.0	1.00	0.76	7.0	Fig.1-2 参照
	TTL1-1	2.5	60.0	14.00	5.00	15.0	Fig.2-1 参照
	TTL1-2	2.5	60.0	11.00	5.00	15.0	Fig.2-2 参照
2CH	NIM1-1	-0.94	0.0	1.01	0.77	8.0	
	NIM1-2	-0.94	0.0	1.01	0.77	8.0	
	TTL1-1	2.5	60.0	14.00	5.00	17.0	
	TTL1-2	2.5	60.0	11.00	5.00	17.0	
3CH	NIM1-1	-0.94	0.0	1.00	0.77	8.0	
	NIM1-2	-0.94	0.0	1.01	0.76	8.0	
	TTL1-1	2.5	60.0	11.00	5.00	15.0	
	TTL1-2	2.5	60.0	8.00	5.00	15.0	
備考 全出力とも、50Ω 負荷で検査 繰返し周波数 500kHz パルス幅 150ns							

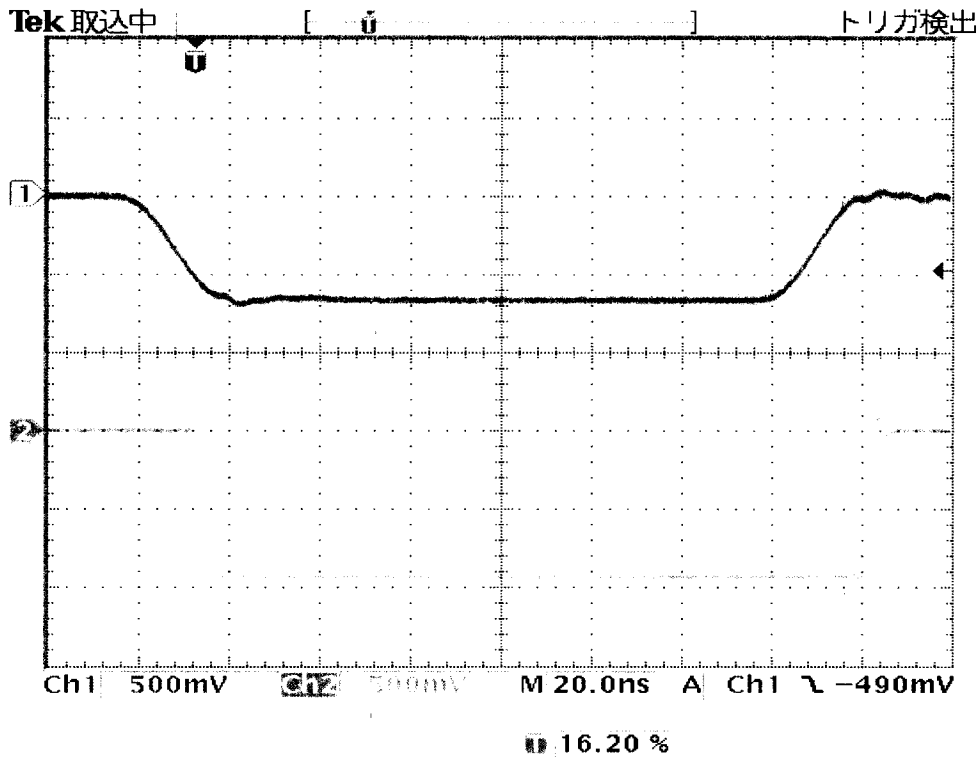


Fig.1-1 NIM 1-1 出力波形

16 Dec 2009
14:38:01

1ch 入力電圧
2ch 出力電圧

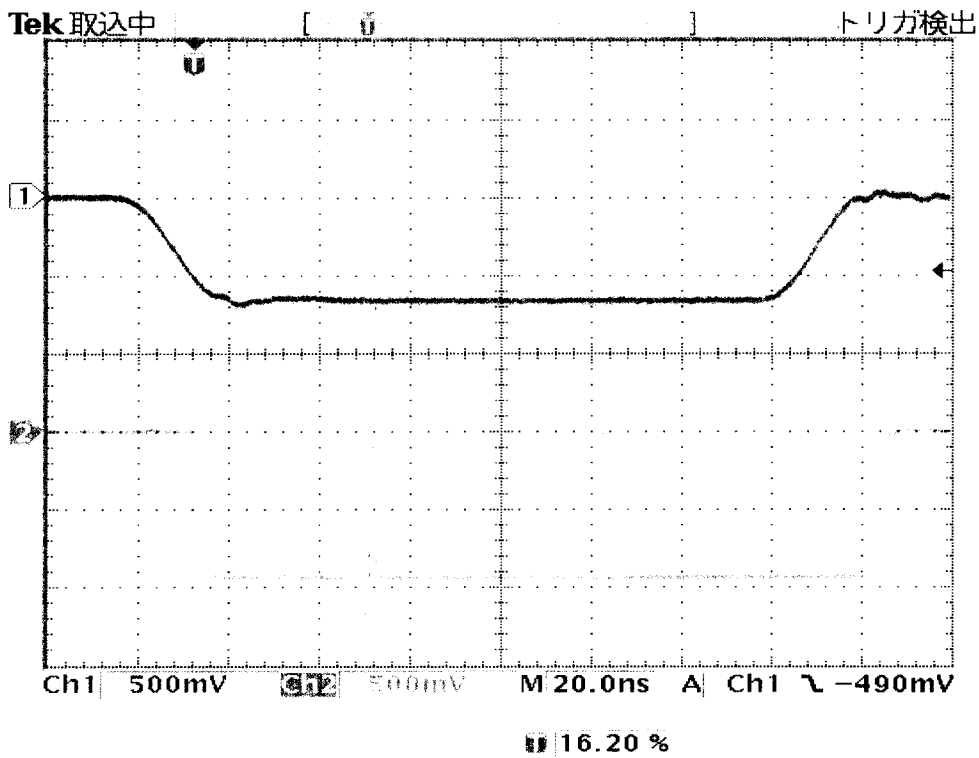


Fig.1-2 NIM 2-2 出力波形

16 Dec 2009
14:38:54

1ch 入力電圧
2ch 出力電圧

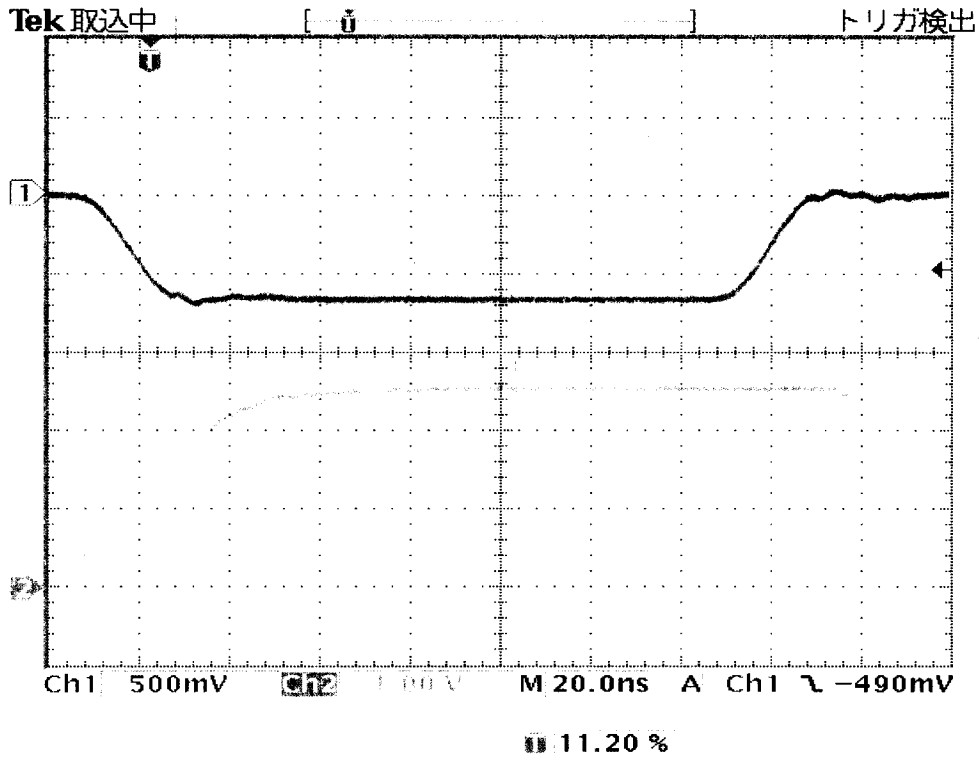


Fig.2-1 TTL 1-1 出力波形

16 Dec 2009
14:39:52

1ch 入力電圧
2ch 出力電圧

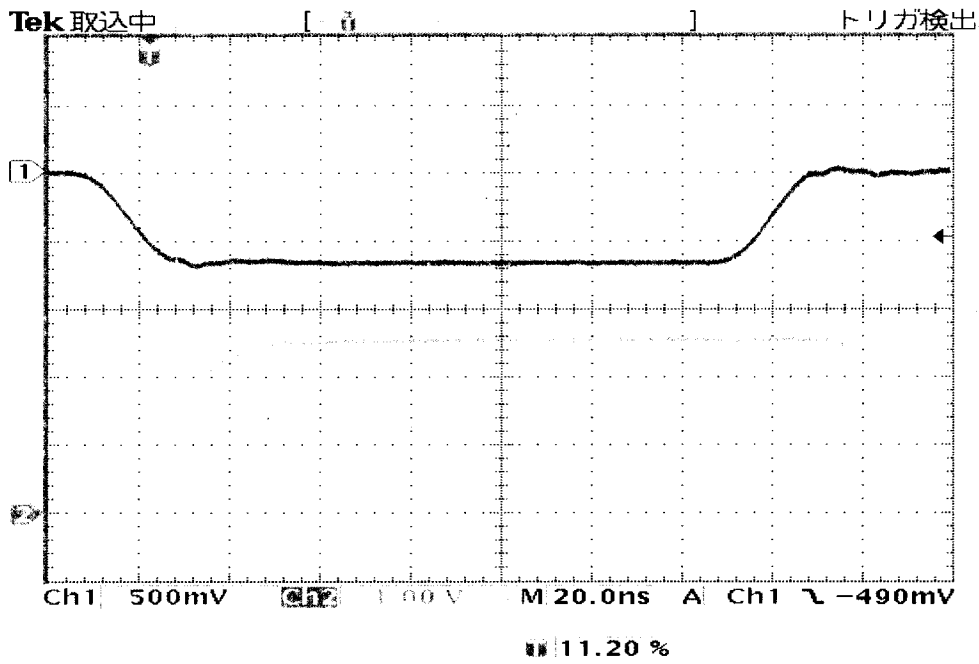


Fig.2-2 TTL 1-2 出力波形

16 Dec 2009
14:40:26

1ch 入力電圧
2ch 出力電圧

NIM Logic AND/fanout 仕様書
(Model : G2117)

1. 概要

2つのNIMレベルの入力信号をANDして、NIMレベル及び、TTLレベルに変換して出力する。
NIM-1幅のケースに独立した3系統の回路が組込まれている。

2. 電気的性能

2-1. 入力信号(1系統について記述)

a) NIM 入力信号 … 2個のNIMレベル信号
コネクタは、レモ・レセプタクル。
終端抵抗は、50Ωとする。

2-2. 出力信号(1系統について記述)

a) NIMレベル 出力信号 … 出力数は2個とする。
2入力をANDして出力する。
出力コネクタは、レモ・レセプタクル

b) TTLレベル 出力信号 … 出力数は2個とする。
2入力をANDして出力する。
出力コネクタは、レモ・レセプタクル
50Ω 負荷駆動可能

2-3. 使用電源

a) +6V … 500mA以下
b) -6V … 1000mA以下

3. 機械的性能

3-1. 使用ケース … NIM-1幅
3-2. 重量 … 2kg以下

NIM Logic AND/fanout 仕様書
(Model : G2117)

1. 概要

2つのNIMレベルの入力信号をANDして、NIMレベル及び、TTLレベルに変換して出力する。
NIM-1幅のケースに独立した3系統の回路が組込まれている。

2. 電気的性能

2-1. 入力信号(1系統について記述)

a) NIM 入力信号 ... 2個のNIMレベル信号
コネクタは、レモ・レセプタクル。
終端抵抗は、50Ωとする。

2-2. 出力信号(1系統について記述)

a) NIMレベル 出力信号 ... 出力数は2個とする。
2入力をANDして出力する。
出力コネクタは、レモ・レセプタクル

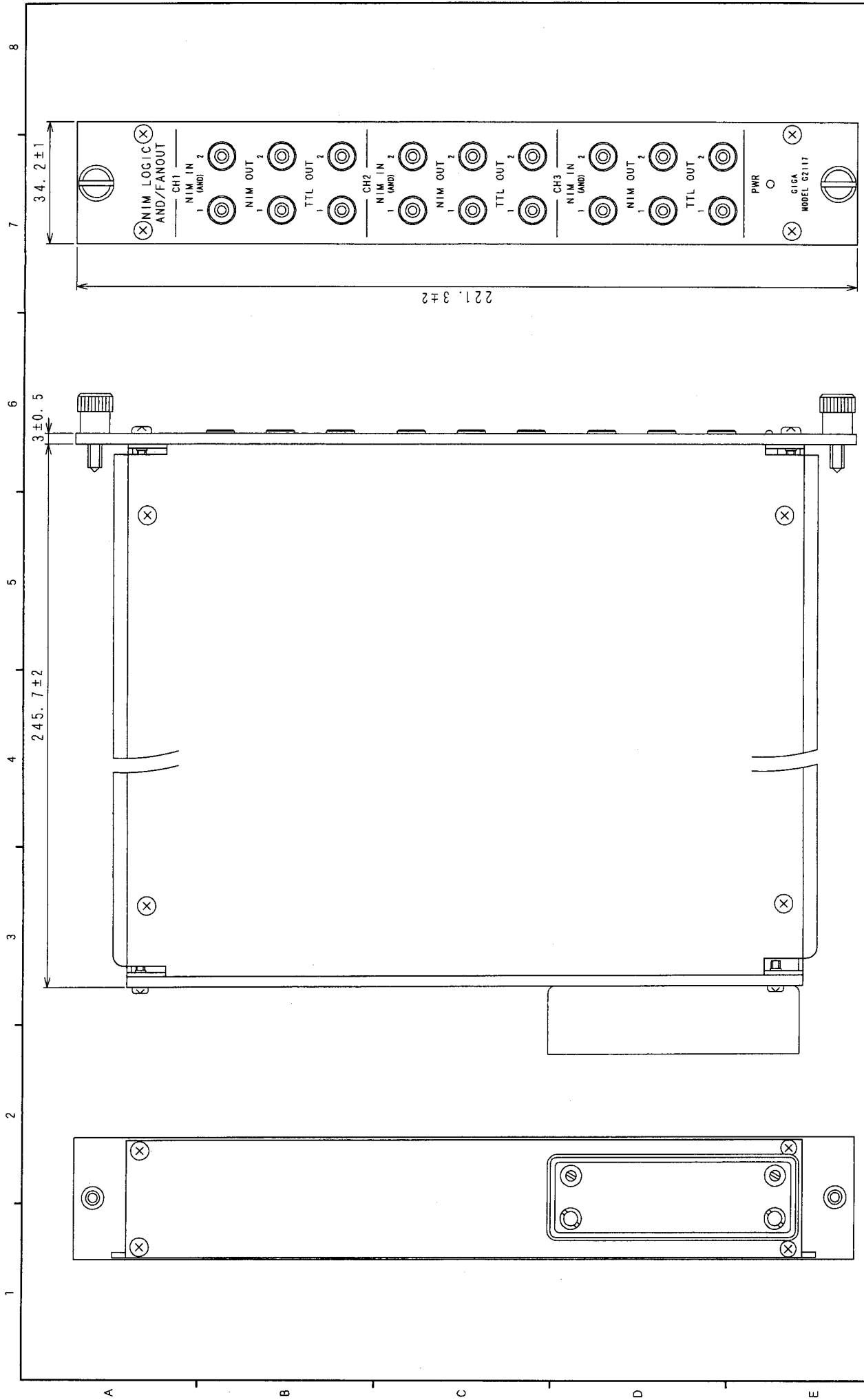
b) TTLレベル 出力信号 ... 出力数は2個とする。
2入力をANDして出力する。
出力コネクタは、レモ・レセプタクル
50Ω 負荷駆動可能

2-3. 使用電源

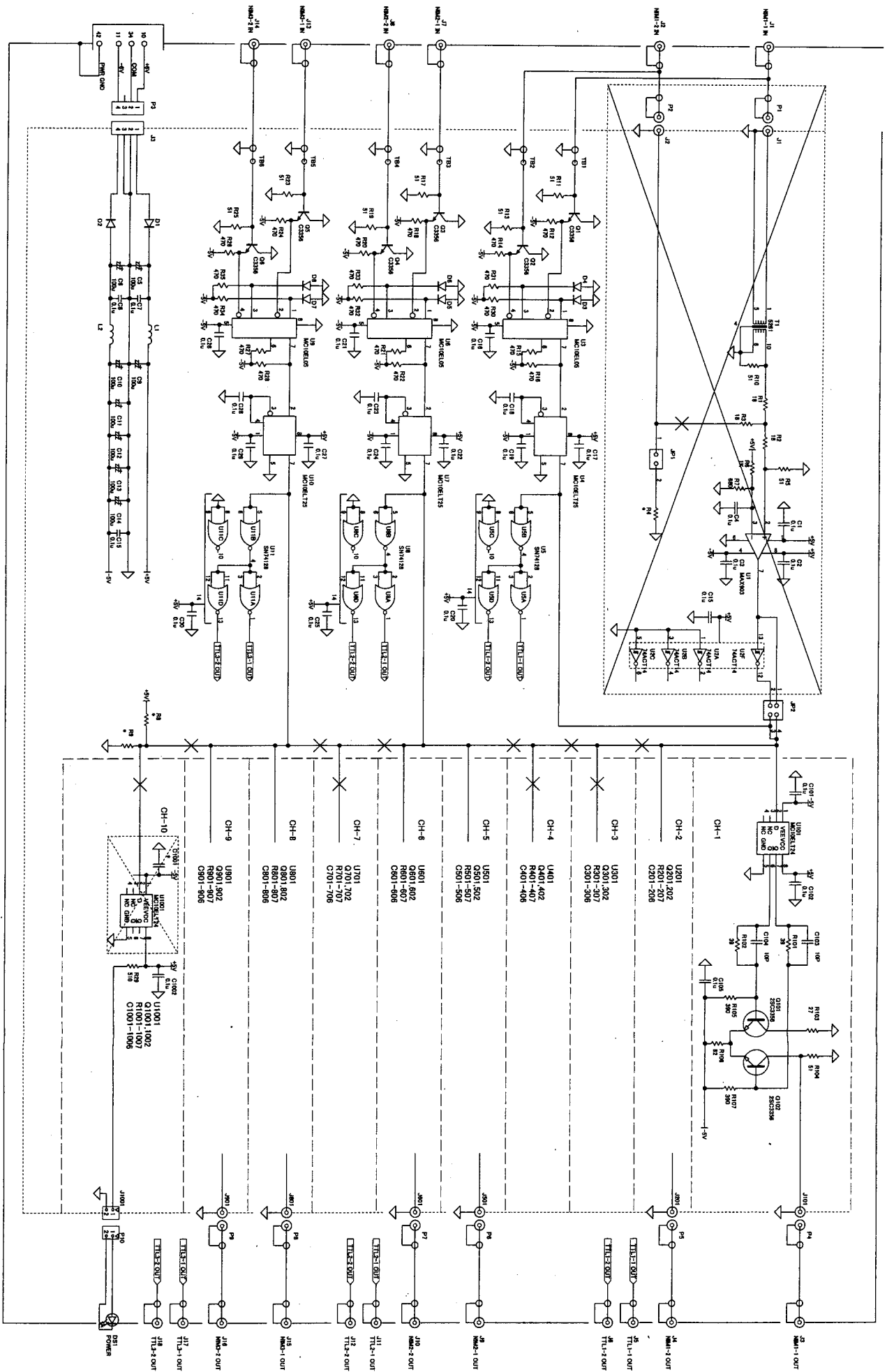
a) +6V ... 500mA以下
b) -6V ... 1000mA以下

3. 機械的性能

3-1. 使用ケース ... NIM-1幅
3-2. 重量 ... 2kg以下



材料 MATL	処理 PROCSSG	尺度 SCALE	設計 DSGND	承認 APVD	図名 TITLE
		1/1			NIM LOGIC AND/FANOUT 外觀圖
配率			設計 井口 H21.11.16	図番 DWG NO.	SHEET
				4A06573A	／



- CH-1 U201 7410, U202 7400, R201-207, C201-208
- CH-2 U301 7805, R301-302, R303-307, C301-308
- CH-3 U401 7814, R401-402, R403-407, C401-408
- CH-4 U501 5V Zener, R501-502, R503-507, C501-506
- CH-5 U601 7410, R601-602, R603-607, C601-606
- CH-6 U701 7400, R701-702, R703-707, C701-706
- CH-7 U801 7805, R801-802, R803-807, C801-806
- CH-8 U901 7814, R901-902, R903-907, C901-906
- CH-9 U1001 100K, R1001-1007, C1001-1006
- CH-10 U1101 100K, R1101-1107, C1101-1106



承認	照査	作成 年月日	製造仕様書・部材表				部品納期： 月 日				
			回路番号	品名	定 格	指定・図番	1台数量 現用 予備	在庫	手配数	納期回答	備 考
1				セラミックコンデンサ	RPE131F104Z50(欠)	ムラタ				C1~C4 欠	
2	C5, C6			電解コンデンサ	SME10VB100M	ニッケミ		2			
3	C7, 8, 15~30			セラミックコンデンサ	RPE131F104Z50	ムラタ		18			
4	C9-C14			電解コンデンサ	SME10VB100M	ニッケミ		6			
5	C101-C1001			セラミックコンデンサ(チップ)	GRM40F104Z50	ムラタ		6			Q301, Q401, Q701, Q1001 欠
6	C102-C1002			セラミックコンデンサ(チップ)	GRM40F104Z50	ムラタ		6			Q301, Q401, Q701, Q1001 欠
7	C103-C1003			セラミックコンデンサ(チップ)	GRM40CH100C50	ムラタ		6			Q301, Q401, Q701, Q1001 欠
8	C104-C1004			セラミックコンデンサ(チップ)	GRM40CH100C50	ムラタ		6			Q301, Q401, Q701, Q1001 欠
9	C105-C1005			セラミックコンデンサ(チップ)	GRM40F104Z50	ムラタ		6			Q301, Q401, Q701, Q1001 欠
10	C106-C1006			セラミックコンデンサ(チップ)	GRM40F104Z50	ムラタ		6			Q301, Q401, Q701, Q1001 欠
11	D3~D8			ダイオード	1S202	NEC		6			
12	D1, D2			ダイオード	3BZ61	東芝		2			相当品可
13				ダイオード	1S953	NEC		-			D3 欠
14				シヨート端子	DSP02-002-欠	KEL		-			JP1 欠
15				シヨート端子	DSP02-004-431G	KEL		-			JP2 欠
16											
17	L1, L2			チヨークコイル	SN-5-400	トーキン		2			
18	Q1, 2, 3, 4, 5, 6			トランジスタ	2SC3356	NEC		6			
19	Q101-Q1001			トランジスタ	2SC3356	NEC		6			Q301, Q401, Q701, Q1001 欠
20	Q102-Q1002			トランジスタ	2SC3356	NEC		6			Q301, Q401, Q701, Q1001 欠
版数		年月日	改版理由	適用製番		製番： #		製作数： 台			
改						品名		回路図			
版						NIM LOGIC AND/FANOUT		回路図			
記						型式		番			
事						Model G2117		3B05442A04			

承認	照査	作成 年月日	製造仕様書・部材表				部品納期： 月 日					
			回路番号	品名	定 格	指定・図番	1台数量 現用 予備	在庫	手配数	納期回答	備 考	
1				固定抵抗器	RD16S 欠	KOA	-	-			R1~R3 欠	
2				固定抵抗器	RD16S-51Ω J	KOA	-	-			R4, R5 欠	
3				固定抵抗器	RD16S欠	KOA	-	-			R6 欠	
4				固定抵抗器	RD16S欠	KOA	-	-			R7 欠	
5				固定抵抗器	RD16S欠	KOA	-	-			R8 欠	
6				固定抵抗器	RD16S 欠	KOA	-	-			R9 欠	
7	R101-R1001			固定抵抗器 (チップ)	RK73K2A-39Ω J	KOA	6	6			R301, R401, R701, R1001 欠	
8	R102-R1002			固定抵抗器 (チップ)	RK73K2A-39Ω J	KOA	6	6			R301, R401, R701, R1001 欠	
9	R103-R1003			固定抵抗器 (チップ)	RK73K2A-27Ω J	KOA	6	6			R301, R401, R701, R1001 欠	
10	R104-R1004			固定抵抗器 (チップ)	RK73K2A-51Ω J	KOA	6	6			R301, R401, R701, R1001 欠	
11	R105-R1005			固定抵抗器 (チップ)	RK73K2A-390Ω J	KOA	6	6			R301, R401, R701, R1001 欠	
12	R106-R1006			固定抵抗器 (チップ)	RK73K2A-82Ω J	KOA	6	6			R301, R401, R701, R1001 欠	
13	R107-R1007			固定抵抗器 (チップ)	RK73K2A-390Ω J	KOA	6	6			R301, R401, R701, R1001 欠	
14	R11, 13, 17, 19, 23, 25			固定抵抗器 (チップ)	RK73K2A-51Ω J	KOA	6	6			R301, R401, R701, R1001 欠	
15	R12, 14, 15, 16, 18, 20			固定抵抗器 (チップ)	RK73K2A-470Ω J	KOA	12	12			R301, R401, R701, R1001 欠	
16	21, 22, 24, 26, 27, 28			固定抵抗器 (チップ)	RK73K2A-470Ω J	KOA	-	-				
17	R29			固定抵抗器	SFR25H-510Ω J	PHILIPS	1	1				
18	R30~R35			固定抵抗器	RD16S-470Ω J	KOA	6	6				
19												
20	U101-U1001			I C	MC10ELT24D	オネミ	6	6			U301, U401, U701, U1001 欠	
版数		年月日	改 版 理 由	適 用 製 番		製 番： #		製 作 数： 台				
改						品 名		図 名		回 路 図		項
版						NIM LOGIC AND/FANOUT						2/3
記						型 式		Model G2117		3B05442A04		
事												

承認		照査		作成		作成 年月日		製造仕様書・部材表				部品納期： 月 日	
回路番号	品名	定 格	指定・図番	1台数量 現用 予備	在庫	手配数	納期回答	備 考					
1	コネクタ	FL-R-PC(1)	ヒロセ	-			J1, 2 欠						
2													
3 J3	コネクタ	B4PS-VH	JST	1									
4													
5 J101-J901	コネクタ	FL-R-PC(1)	ヒロセ	6			J301, J401, J701 欠						
6 J1001	コネクタ	HMC2-2.5P-2DSL	ヒロセ	1									
7													
8	ショートプラグ	DSP01-002-430G-9	KEL	-			XJP1.2 欠						
9	トランス	5261 (欠)	JPC	-			T1 トランス 5261 (JPC) 欠						
10 PB1	プリント基板	3A05442A	TPF	1									
11													
12													
13													
14													
15													
16	IC	MAX903CPA	MAXIM	-			U1 欠						
17	IC	TC74ACT14AP	東芝	-			U2 欠						
18 U3, 6, 9	IC	MC10EL05D	オネミ	3									
19 U4, 7, 10	IC	MC10ELT25D	オネミ	3									
20 U5, 8, 11	IC	SN74128N	テキサ	3									
版数	年月日	改 版 理 由	製 番： #	適 用 製 番		製 作 数：		台					
改			品	NIM LOGIC AND/FANOUT		図	名	回 路 図		項			
版			名			図	番	3B05442A04		3/3			
記			型	Model G2117									
事			式										

承認		照査		作成		作成 年月日		製造仕様書・部材表					部品納期： 月 日	
回路番号	品名	定 格	指定・図番	1台数量 現用 予備	在庫	手配数	納期回答	備 考						
1														
2														
3 P4-9	コネクタ付き同軸ケーブル	B0070-1/1-104	ジミ電機	6				P1, P2 欠						
4 10	コネクタ	HNC2-2.5S-2	ヒロセ	1										
5 3	コネクタ	VHR-4N	日庄	1										
6 XP3	コネクタ (コネクタ)	BVH-2IT-P1.1	日庄	3										
7 XP10	コネクタ (コネクタ)	HNC-2.5S-D-A	ヒロセ	2										
8														
9 DSI	LED	BG2533D	スバル	1										
10														
11														
12														
13 J1-18	コネクタ	ERA. 00. 250. CTL	ㄥ	18										
14 XJ1-18	コネクタ (ラジ端子)	GRA. 00. 255. LT	ㄥ	18										
15														
16														
17														
18														
19														
20														
版数		年月日	改 版 理 由	適 用 製 番		製 番 : #		製 作 数 :		台				
改										図 名		総 合 結 線 図		項
版										図 番		3B05442A04		1/1
記										品 名		NIM LOGIC AND/FANOUT		
事										型 式		Model G2117		