

25B435

TRIGGER SYNCHRONIZER

IC1 74LS14N
 IC2 F10124 DC
 IC3 F10125 DC
 IC4 F10126 DC
 IC5 F10127 DC
 IC6 F10128 DC

IC7 F10129 DC (FLATPAK)
 IC8 F10130 DC
 IC9 F10131 DC
 IC10 F10132 DC
 IC11 F10133 DC
 IC12 F10134 DC
 IC13 F10135 DC

IC14 74LS15
 IC15 74LS16
 IC16 74LS17
 IC17 74LS18
 IC18 74LS19
 IC19 74LS20
 IC20 74LS21
 IC21 74LS22
 IC22 74LS23
 IC23 74LS24
 IC24 74LS25
 IC25 74LS26
 IC26 74LS27
 IC27 74LS28
 IC28 74LS29
 IC29 74LS30
 IC30 74LS31
 IC31 74LS32
 IC32 74LS33
 IC33 74LS34
 IC34 74LS35
 IC35 74LS36
 IC36 74LS37
 IC37 74LS38
 IC38 74LS39
 IC39 74LS40
 IC40 74LS41
 IC41 74LS42
 IC42 74LS43
 IC43 74LS44
 IC44 74LS45
 IC45 74LS46
 IC46 74LS47
 IC47 74LS48
 IC48 74LS49
 IC49 74LS50
 IC50 74LS51
 IC51 74LS52
 IC52 74LS53
 IC53 74LS54
 IC54 74LS55
 IC55 74LS56
 IC56 74LS57
 IC57 74LS58
 IC58 74LS59
 IC59 74LS60
 IC60 74LS61
 IC61 74LS62
 IC62 74LS63
 IC63 74LS64
 IC64 74LS65
 IC65 74LS66
 IC66 74LS67
 IC67 74LS68
 IC68 74LS69
 IC69 74LS70
 IC70 74LS71
 IC71 74LS72
 IC72 74LS73
 IC73 74LS74
 IC74 74LS75
 IC75 74LS76
 IC76 74LS77
 IC77 74LS78
 IC78 74LS79
 IC79 74LS80
 IC80 74LS81
 IC81 74LS82
 IC82 74LS83
 IC83 74LS84
 IC84 74LS85
 IC85 74LS86
 IC86 74LS87
 IC87 74LS88
 IC88 74LS89
 IC89 74LS90
 IC90 74LS91
 IC91 74LS92
 IC92 74LS93
 IC93 74LS94
 IC94 74LS95
 IC95 74LS96
 IC96 74LS97
 IC97 74LS98
 IC98 74LS99
 IC99 74LS100

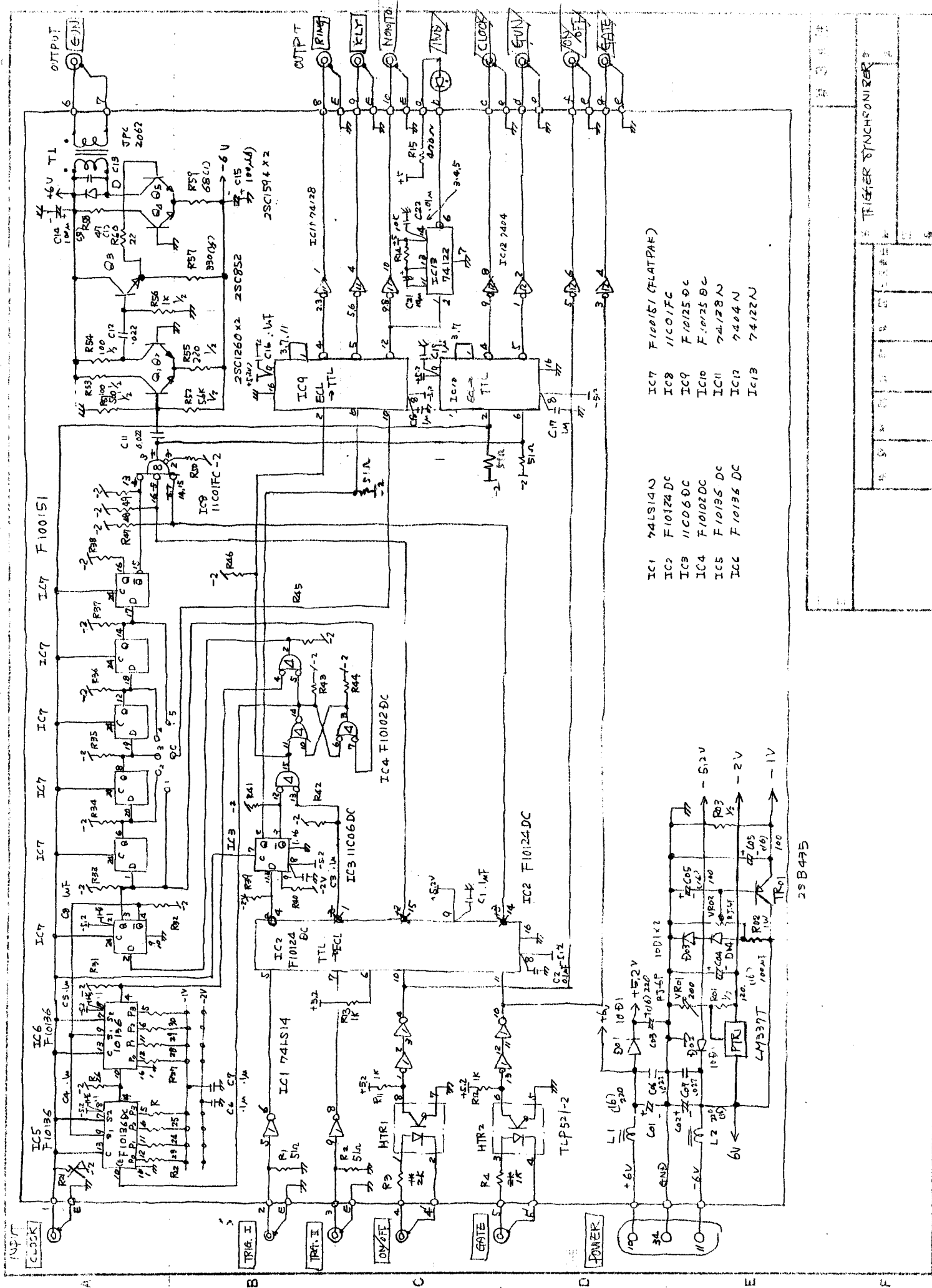
IC101 74LS14N
 IC102 F10124 DC
 IC103 F10125 DC
 IC104 F10126 DC
 IC105 F10127 DC
 IC106 F10128 DC

IC107 F10129 DC (FLATPAK)
 IC108 F10130 DC
 IC109 F10131 DC
 IC110 F10132 DC
 IC111 F10133 DC
 IC112 F10134 DC
 IC113 F10135 DC

IC114 74LS15
 IC115 74LS16
 IC116 74LS17
 IC117 74LS18
 IC118 74LS19
 IC119 74LS20
 IC120 74LS21
 IC121 74LS22
 IC122 74LS23
 IC123 74LS24
 IC124 74LS25
 IC125 74LS26
 IC126 74LS27
 IC127 74LS28
 IC128 74LS29
 IC129 74LS30
 IC130 74LS31
 IC131 74LS32
 IC132 74LS33
 IC133 74LS34
 IC134 74LS35
 IC135 74LS36
 IC136 74LS37
 IC137 74LS38
 IC138 74LS39
 IC139 74LS40
 IC140 74LS41
 IC141 74LS42
 IC142 74LS43
 IC143 74LS44
 IC144 74LS45
 IC145 74LS46
 IC146 74LS47
 IC147 74LS48
 IC148 74LS49
 IC149 74LS50
 IC150 74LS51
 IC151 74LS52
 IC152 74LS53
 IC153 74LS54
 IC154 74LS55
 IC155 74LS56
 IC156 74LS57
 IC157 74LS58
 IC158 74LS59
 IC159 74LS60
 IC160 74LS61
 IC161 74LS62
 IC162 74LS63
 IC163 74LS64
 IC164 74LS65
 IC165 74LS66
 IC166 74LS67
 IC167 74LS68
 IC168 74LS69
 IC169 74LS70
 IC170 74LS71
 IC171 74LS72
 IC172 74LS73
 IC173 74LS74
 IC174 74LS75
 IC175 74LS76
 IC176 74LS77
 IC177 74LS78
 IC178 74LS79
 IC179 74LS80
 IC180 74LS81
 IC181 74LS82
 IC182 74LS83
 IC183 74LS84
 IC184 74LS85
 IC185 74LS86
 IC186 74LS87
 IC187 74LS88
 IC188 74LS89
 IC189 74LS90
 IC190 74LS91
 IC191 74LS92
 IC192 74LS93
 IC193 74LS94
 IC194 74LS95
 IC195 74LS96
 IC196 74LS97
 IC197 74LS98
 IC198 74LS99
 IC199 74LS100

IC201 74LS14N
 IC202 F10124 DC
 IC203 F10125 DC
 IC204 F10126 DC
 IC205 F10127 DC
 IC206 F10128 DC

IC207 F10129 DC (FLATPAK)
 IC208 F10130 DC
 IC209 F10131 DC
 IC210 F10132 DC
 IC211 F10133 DC
 IC212 F10134 DC
 IC213 F10135 DC



TRIGGER SYNCHRONIZER

25B475

IC1 74LS14N
 IC2 F10124 DC
 IC3 F10124 DC
 IC4 F10124 DC
 IC5 F10136 DC
 IC6 F10136 DC

IC7 F10151 (FLATPAK)
 IC8 F10151
 IC9 F10125 DC
 IC10 F10125 DC
 IC11 74128N
 IC12 7404N
 IC13 74122N

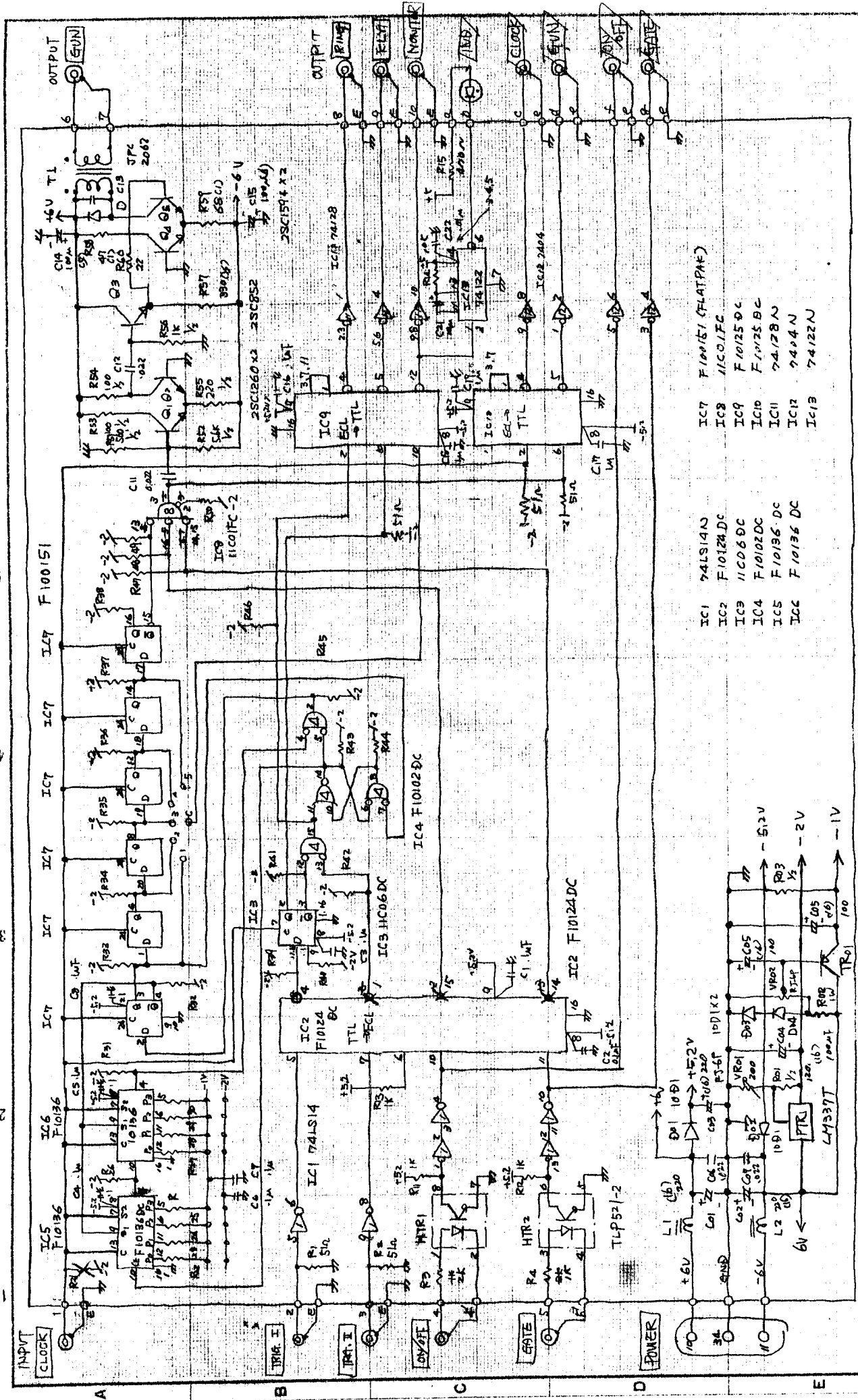
IC14 74LS14
 IC15 F10124 DC
 IC16 F10124 DC
 IC17 F10124 DC
 IC18 F10124 DC
 IC19 F10124 DC
 IC20 F10124 DC
 IC21 F10124 DC
 IC22 F10124 DC
 IC23 F10124 DC
 IC24 F10124 DC
 IC25 F10124 DC
 IC26 F10124 DC
 IC27 F10124 DC
 IC28 F10124 DC
 IC29 F10124 DC
 IC30 F10124 DC
 IC31 F10124 DC
 IC32 F10124 DC
 IC33 F10124 DC
 IC34 F10124 DC
 IC35 F10124 DC
 IC36 F10124 DC
 IC37 F10124 DC
 IC38 F10124 DC
 IC39 F10124 DC
 IC40 F10124 DC
 IC41 F10124 DC
 IC42 F10124 DC
 IC43 F10124 DC
 IC44 F10124 DC
 IC45 F10124 DC
 IC46 F10124 DC
 IC47 F10124 DC
 IC48 F10124 DC
 IC49 F10124 DC
 IC50 F10124 DC
 IC51 F10124 DC
 IC52 F10124 DC
 IC53 F10124 DC
 IC54 F10124 DC
 IC55 F10124 DC
 IC56 F10124 DC
 IC57 F10124 DC
 IC58 F10124 DC
 IC59 F10124 DC
 IC60 F10124 DC
 IC61 F10124 DC
 IC62 F10124 DC
 IC63 F10124 DC
 IC64 F10124 DC
 IC65 F10124 DC
 IC66 F10124 DC
 IC67 F10124 DC
 IC68 F10124 DC
 IC69 F10124 DC
 IC70 F10124 DC
 IC71 F10124 DC
 IC72 F10124 DC
 IC73 F10124 DC
 IC74 F10124 DC
 IC75 F10124 DC
 IC76 F10124 DC
 IC77 F10124 DC
 IC78 F10124 DC
 IC79 F10124 DC
 IC80 F10124 DC
 IC81 F10124 DC
 IC82 F10124 DC
 IC83 F10124 DC
 IC84 F10124 DC
 IC85 F10124 DC
 IC86 F10124 DC
 IC87 F10124 DC
 IC88 F10124 DC
 IC89 F10124 DC
 IC90 F10124 DC
 IC91 F10124 DC
 IC92 F10124 DC
 IC93 F10124 DC
 IC94 F10124 DC
 IC95 F10124 DC
 IC96 F10124 DC
 IC97 F10124 DC
 IC98 F10124 DC
 IC99 F10124 DC
 IC100 F10124 DC

IC1 74LS14N
 IC2 F10124 DC
 IC3 F10124 DC
 IC4 F10124 DC
 IC5 F10136 DC
 IC6 F10136 DC

IC7 F10151 (FLATPAK)
 IC8 F10151
 IC9 F10125 DC
 IC10 F10125 DC
 IC11 74128N
 IC12 7404N
 IC13 74122N

IC14 74LS14
 IC15 F10124 DC
 IC16 F10124 DC
 IC17 F10124 DC
 IC18 F10124 DC
 IC19 F10124 DC
 IC20 F10124 DC
 IC21 F10124 DC
 IC22 F10124 DC
 IC23 F10124 DC
 IC24 F10124 DC
 IC25 F10124 DC
 IC26 F10124 DC
 IC27 F10124 DC
 IC28 F10124 DC
 IC29 F10124 DC
 IC30 F10124 DC
 IC31 F10124 DC
 IC32 F10124 DC
 IC33 F10124 DC
 IC34 F10124 DC
 IC35 F10124 DC
 IC36 F10124 DC
 IC37 F10124 DC
 IC38 F10124 DC
 IC39 F10124 DC
 IC40 F10124 DC
 IC41 F10124 DC
 IC42 F10124 DC
 IC43 F10124 DC
 IC44 F10124 DC
 IC45 F10124 DC
 IC46 F10124 DC
 IC47 F10124 DC
 IC48 F10124 DC
 IC49 F10124 DC
 IC50 F10124 DC
 IC51 F10124 DC
 IC52 F10124 DC
 IC53 F10124 DC
 IC54 F10124 DC
 IC55 F10124 DC
 IC56 F10124 DC
 IC57 F10124 DC
 IC58 F10124 DC
 IC59 F10124 DC
 IC60 F10124 DC
 IC61 F10124 DC
 IC62 F10124 DC
 IC63 F10124 DC
 IC64 F10124 DC
 IC65 F10124 DC
 IC66 F10124 DC
 IC67 F10124 DC
 IC68 F10124 DC
 IC69 F10124 DC
 IC70 F10124 DC
 IC71 F10124 DC
 IC72 F10124 DC
 IC73 F10124 DC
 IC74 F10124 DC
 IC75 F10124 DC
 IC76 F10124 DC
 IC77 F10124 DC
 IC78 F10124 DC
 IC79 F10124 DC
 IC80 F10124 DC
 IC81 F10124 DC
 IC82 F10124 DC
 IC83 F10124 DC
 IC84 F10124 DC
 IC85 F10124 DC
 IC86 F10124 DC
 IC87 F10124 DC
 IC88 F10124 DC
 IC89 F10124 DC
 IC90 F10124 DC
 IC91 F10124 DC
 IC92 F10124 DC
 IC93 F10124 DC
 IC94 F10124 DC
 IC95 F10124 DC
 IC96 F10124 DC
 IC97 F10124 DC
 IC98 F10124 DC
 IC99 F10124 DC
 IC100 F10124 DC

IC1 74LS14N
 IC2 F10124 DC
 IC3 F10124 DC
 IC4 F10124 DC
 IC5 F10136 DC
 IC6 F10136 DC

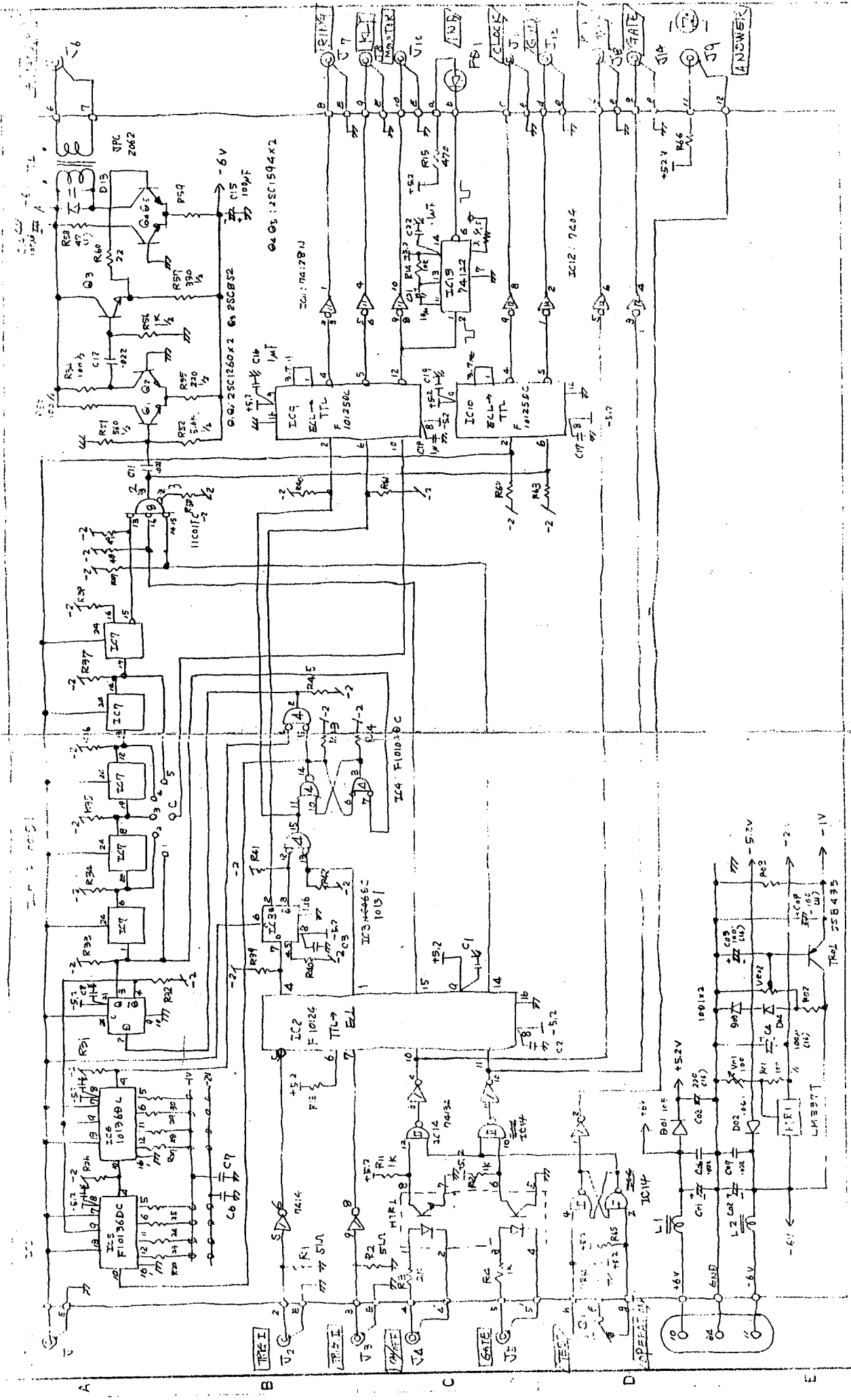


- IC1 74LS14N
- IC2 F10124 DC
- IC3 HC06 DC
- IC4 F10102 DC
- IC5 F10136 DC
- IC6 F10136 DC
- IC7 F10151 (FLATPAF)
- IC8 11C01FC
- IC9 F10125 DC
- IC10 F10125 DC
- IC11 74128A
- IC12 7404N
- IC13 74122N

25B475

第3角法

校 正	檢 閱	設 計	圖 號	出 圖 號 註	備 註
					名 TRIGGER SYNCHRONIZER



第3章 商法

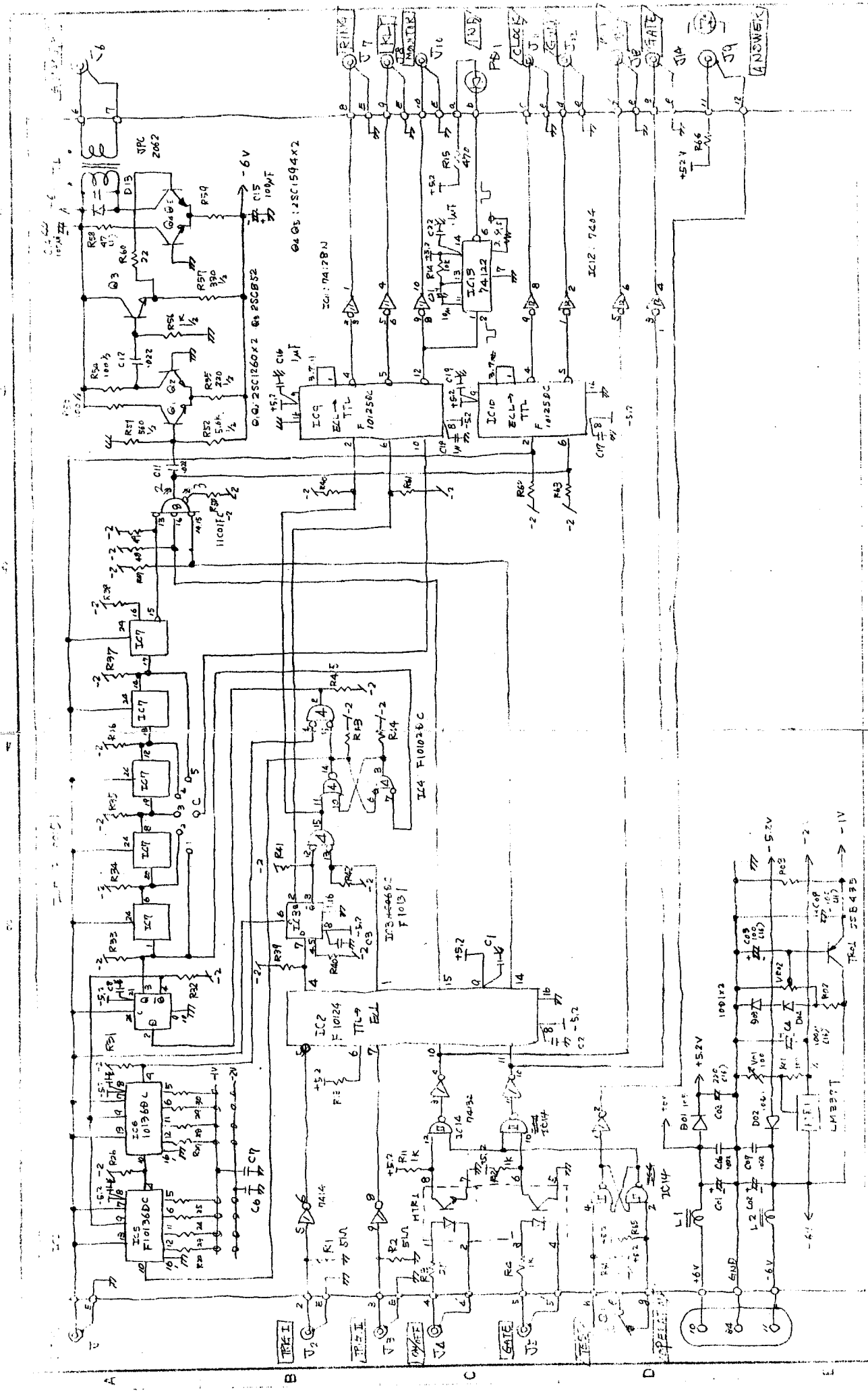
校	区	法	計	各	区	出	回	費	三	新	日

名 正 校 区 法 計 各 区 出 回 費 三 新 日

名 正 校 区 法 計 各 区 出 回 費 三 新 日

第3章 商法

名 正 校 区 法 計 各 区 出 回 費 三 新 日

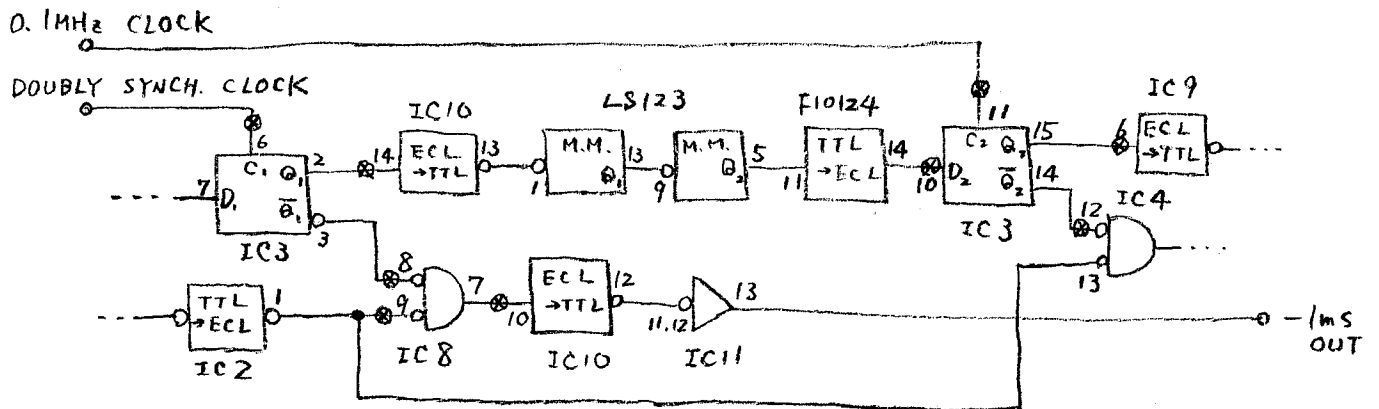


第 3 角注

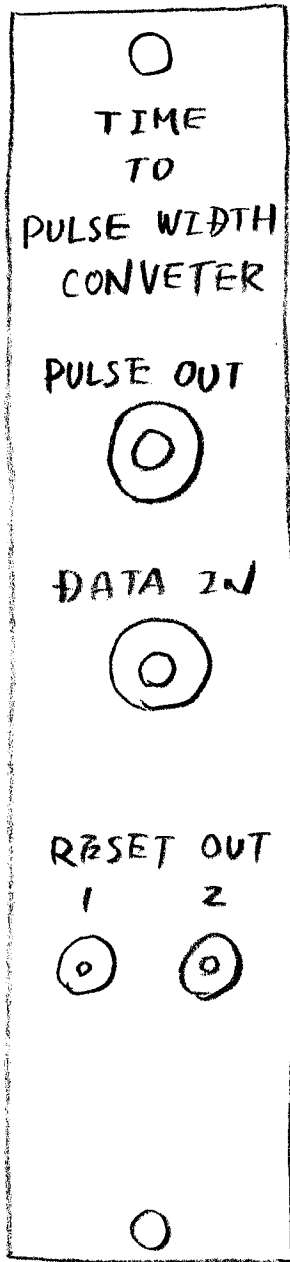
设计	校核	地区	设计	日期	图号
名称: 4位二进制计数器 (7414)					

二重同期用 SYNCHRONIZERの改造案

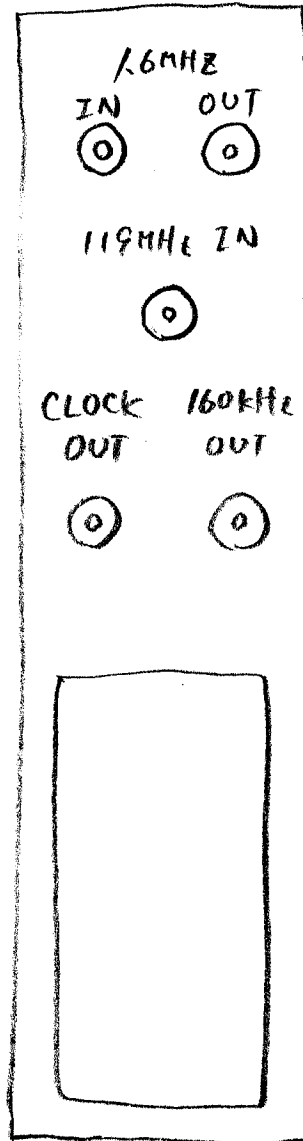
- CLOCK (0.8 MHz) は IC3の \bar{C}_1 入力に接続
- DOUBLY SYNCH. CLOCK は IC3の C_{P1} 入力 (pin 6) に接続
- IC3の Q_1 出力 (pin 2) は IC10の λ 入力 (pin 14) に接続
- " \bar{Q}_1 出力 (pin 3) は IC8の λ 入力 (pin 8) に "
- IC10の λ 出力 (pin 13) は TTL M.M.の A_1 入力 (pin 1) に接続
(LS123)
 $\sim 0.8 \text{ ms}$ のパルス発生
 $(10000p \times 220k)$
- TTL M.M.の Q_1 出力 (pin 13) は TTL M.M.の A_2 入力 (pin 9) に接続
 $\sim 1.2 \mu s$ のパルス発生
 $(470p \times 56k)$
- TTL M.M.の Q_2 出力 (pin 5) は TTL \rightarrow ECL の λ 入力 (pin 11) に接続
- TTL \rightarrow ECL の λ 出力 (pin 14) は IC3の D_2 入力 (pin 10) に接続
- IC3の C_{P2} 入力 (pin 11) は 0.1 MHz CLOCK に接続
- " の Q_2 出力 (pin 15) は IC9の λ 入力 (pin 6) に接続
- " の \bar{Q}_2 出力 (pin 14) は IC4の λ 入力 (pin 12) に "
- IC2の λ 出力 (pin 1) は IC4の λ 入力 (pin 13) 及び IC8の λ 入力 (pin 9) に接続
- IC8の λ 出力 (pin 7) は IC10の λ 入力 (pin 10) に接続
- IC10の λ 出力 (pin 12) は IC11の λ 入力 (pin 11 & 12) に接続
- IC11の λ 出力 (pin 13) は -1ms out に接続



前面



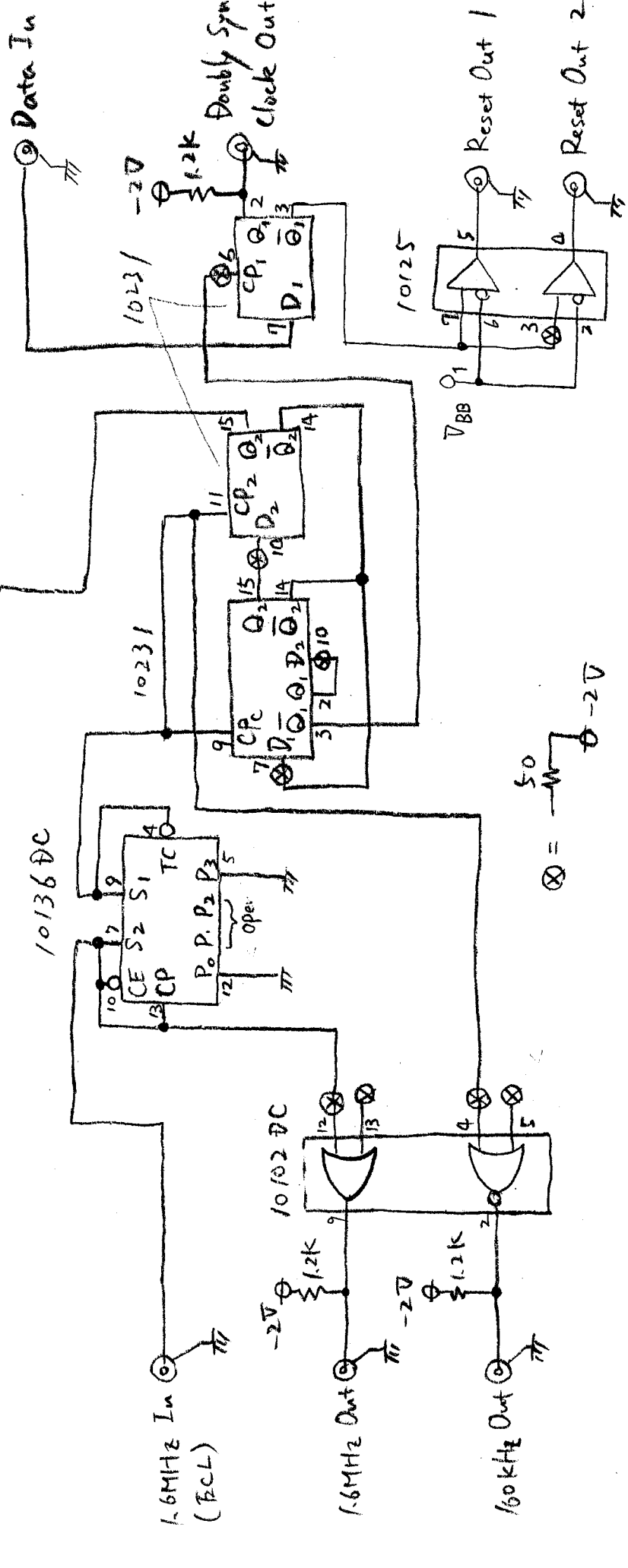
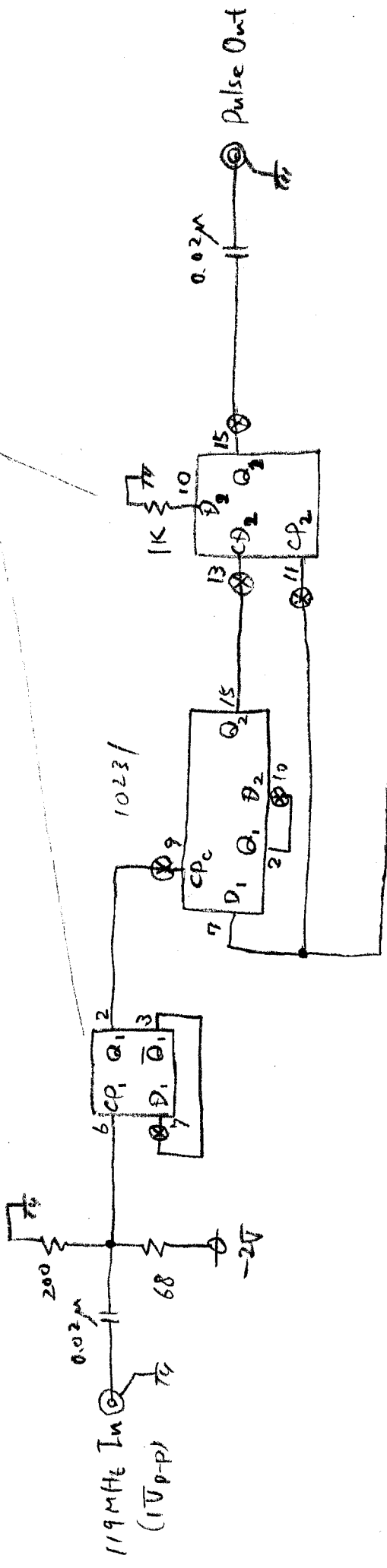
後面



NLM 1P

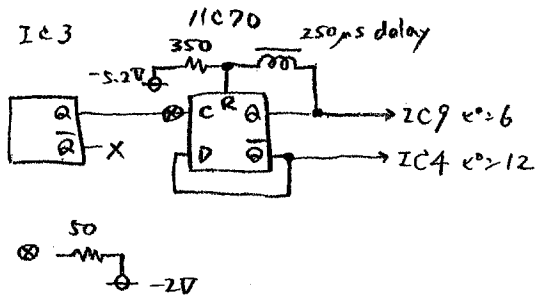
時間差/100ns 変換器

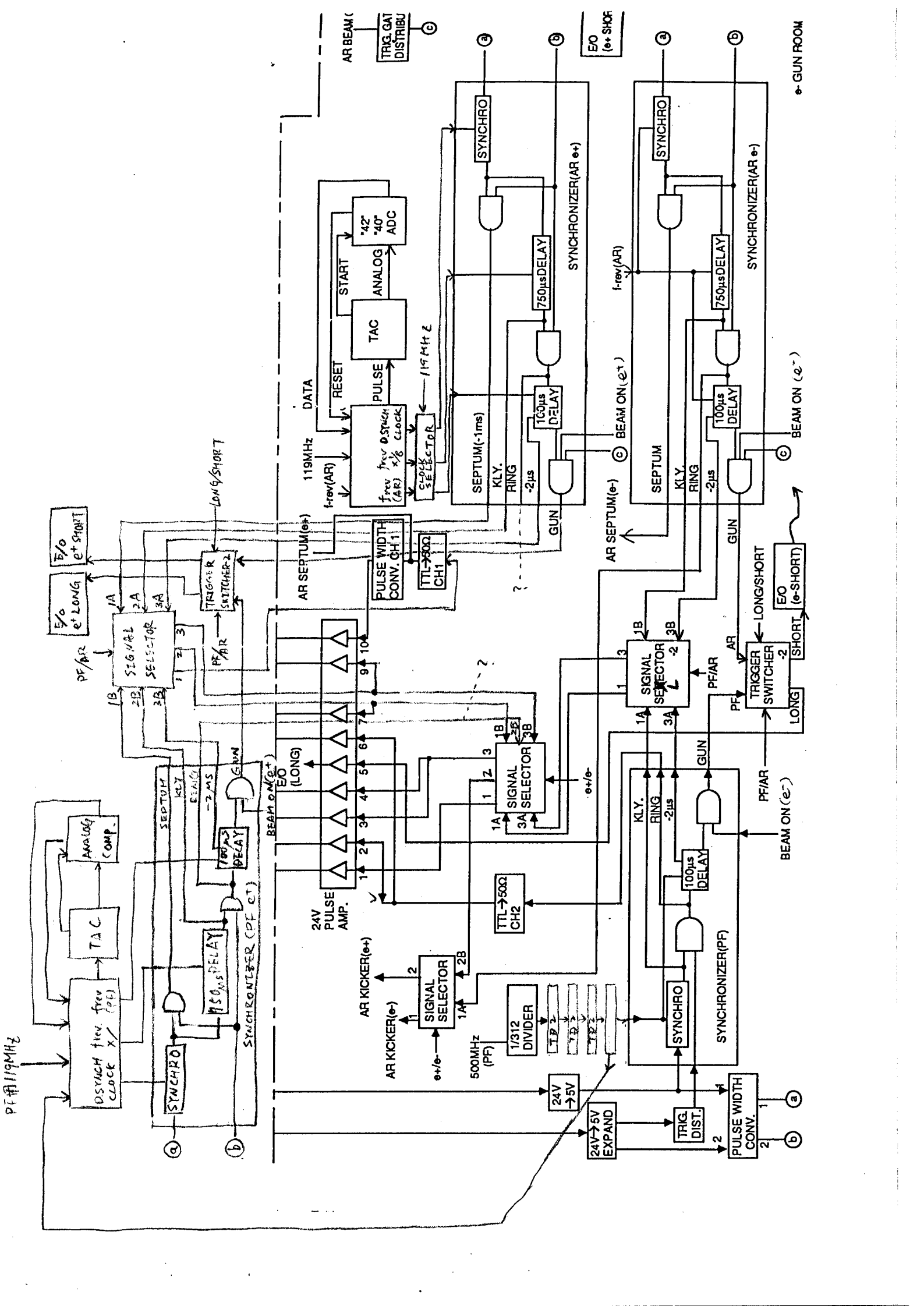
1023/



二重同期(試作)用 SYNCHRONIZER の改造案 → その後、空機用は別紙

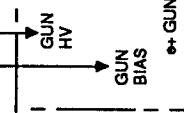
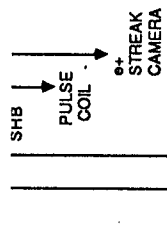
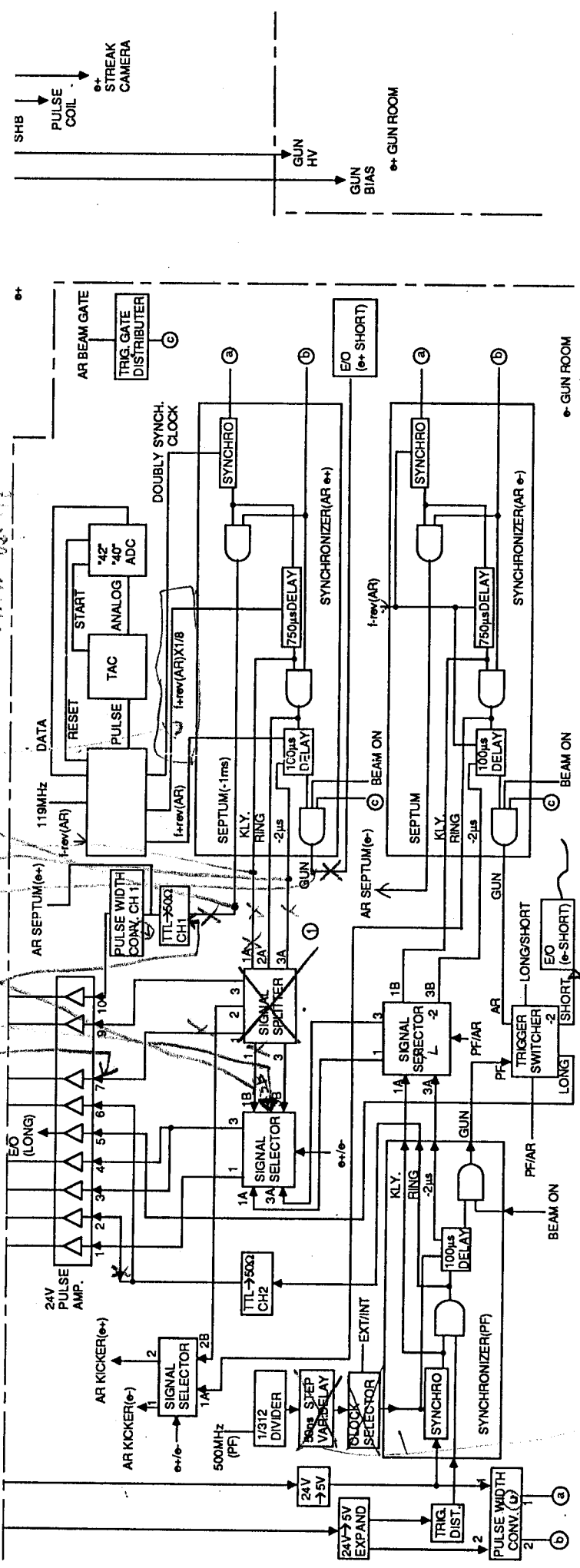
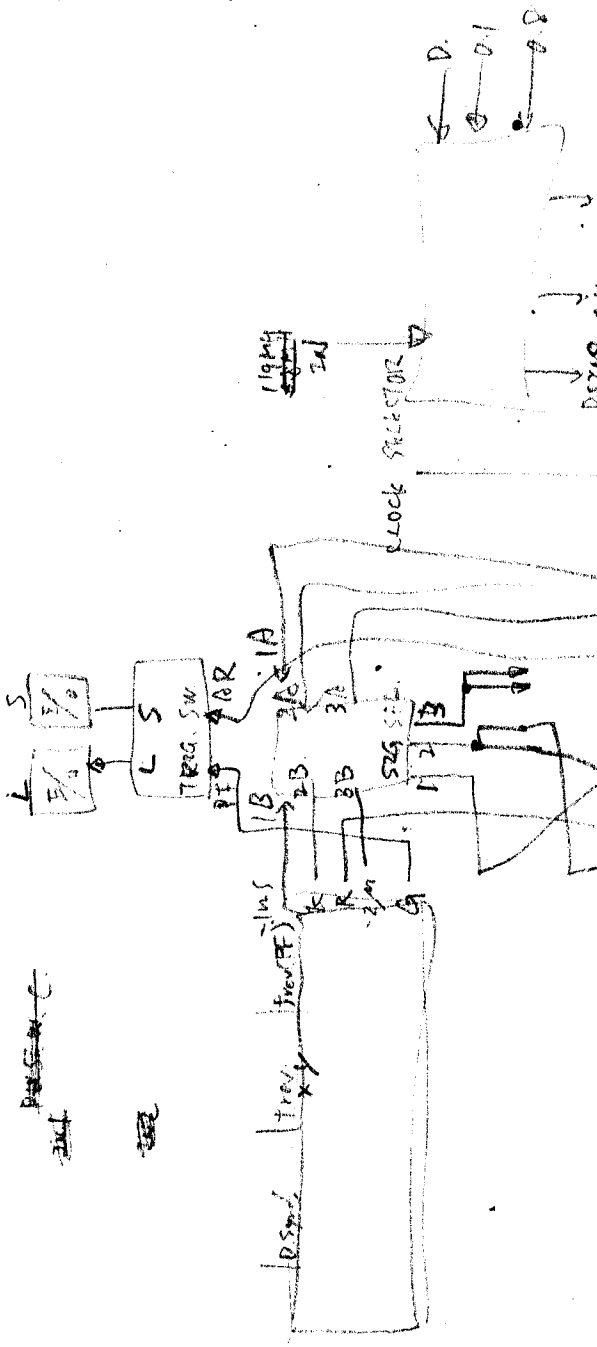
- CLOCK は IC3 のみで 1kΩ
- DOUBLY SYNCH. CLOCK を IC3 の入力に接続。
- IC3 の後は、モジュールを挿入

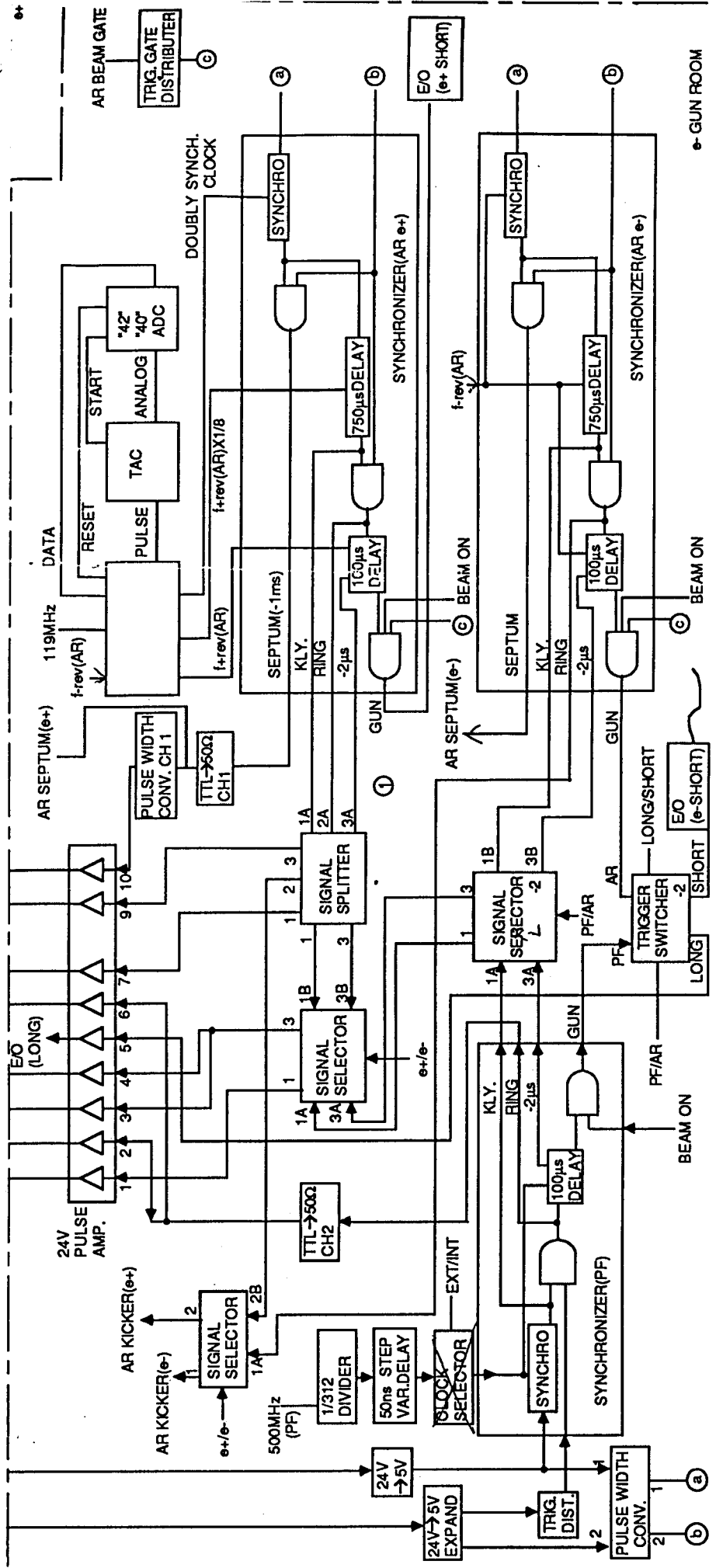




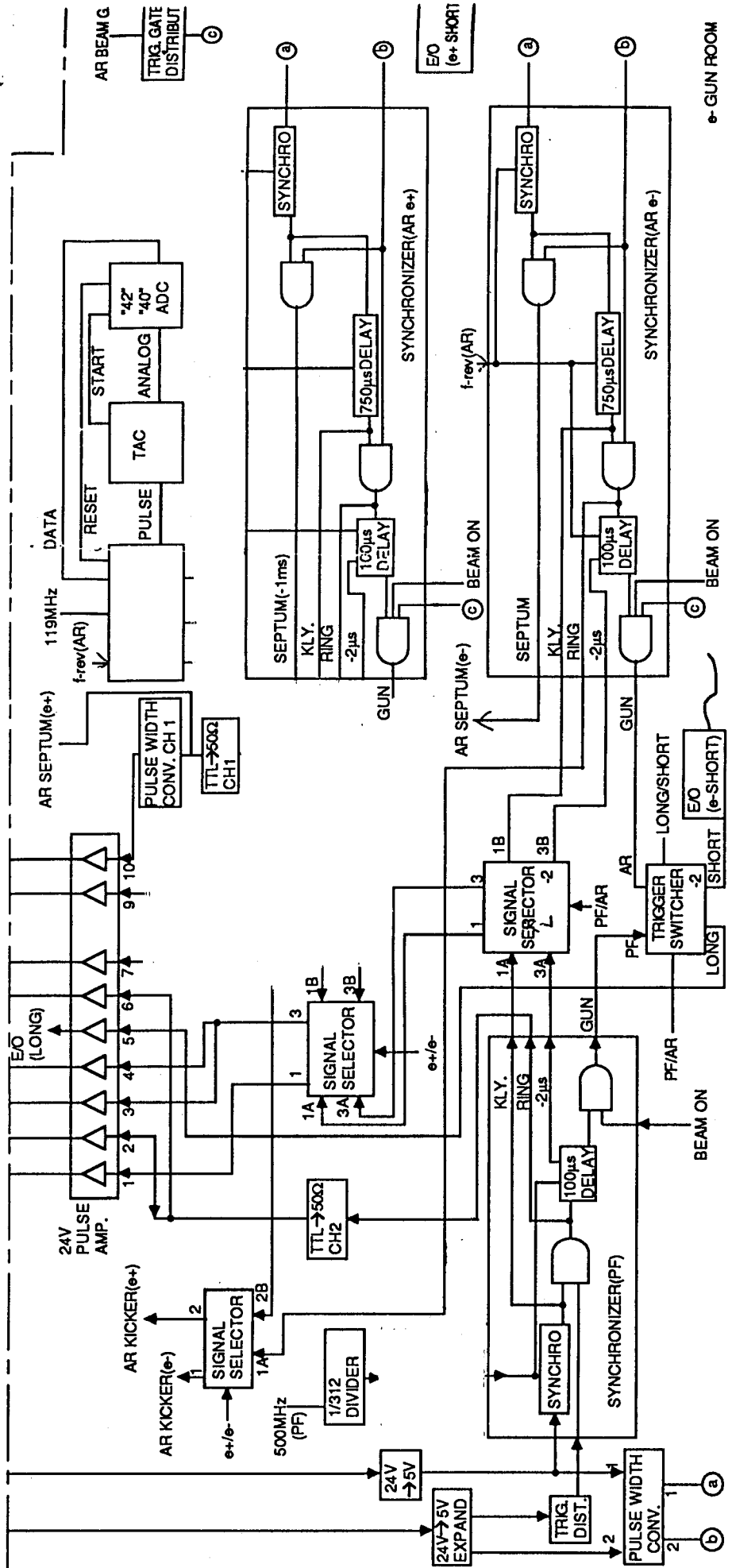
TRIG GATE DIS

TRIG GATE

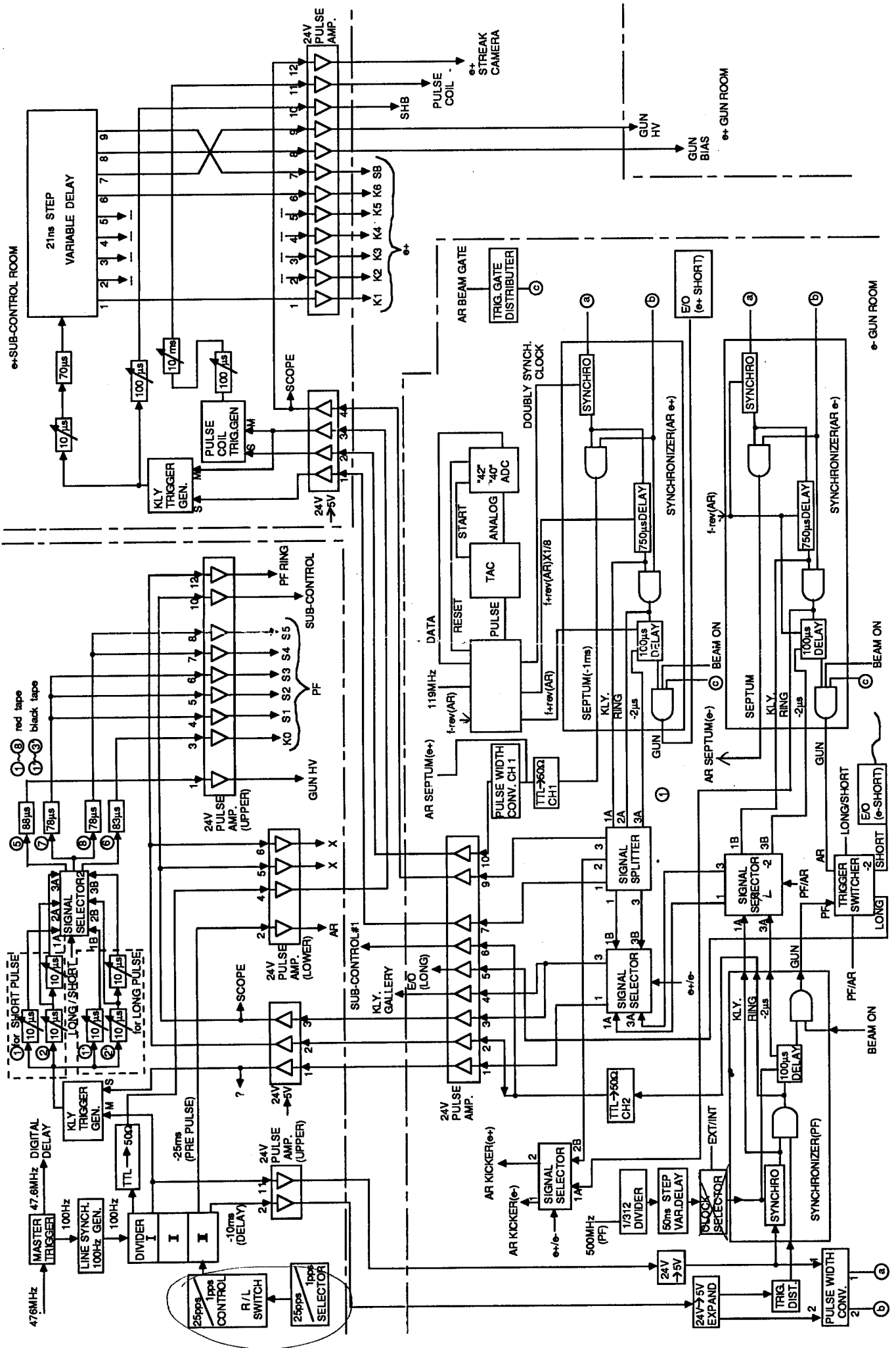




• GUN ROOM

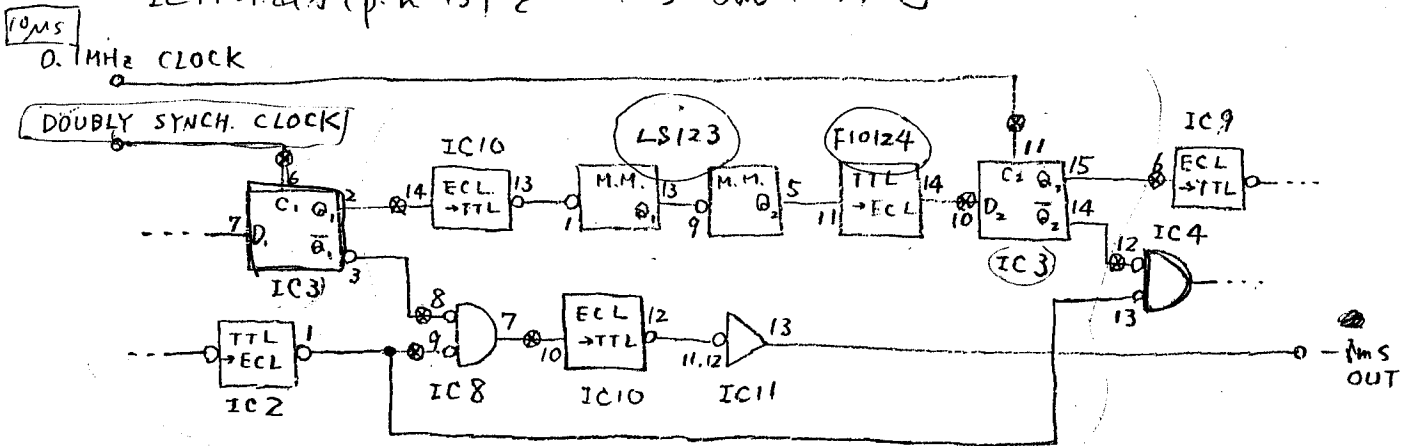


e-GUN ROOM



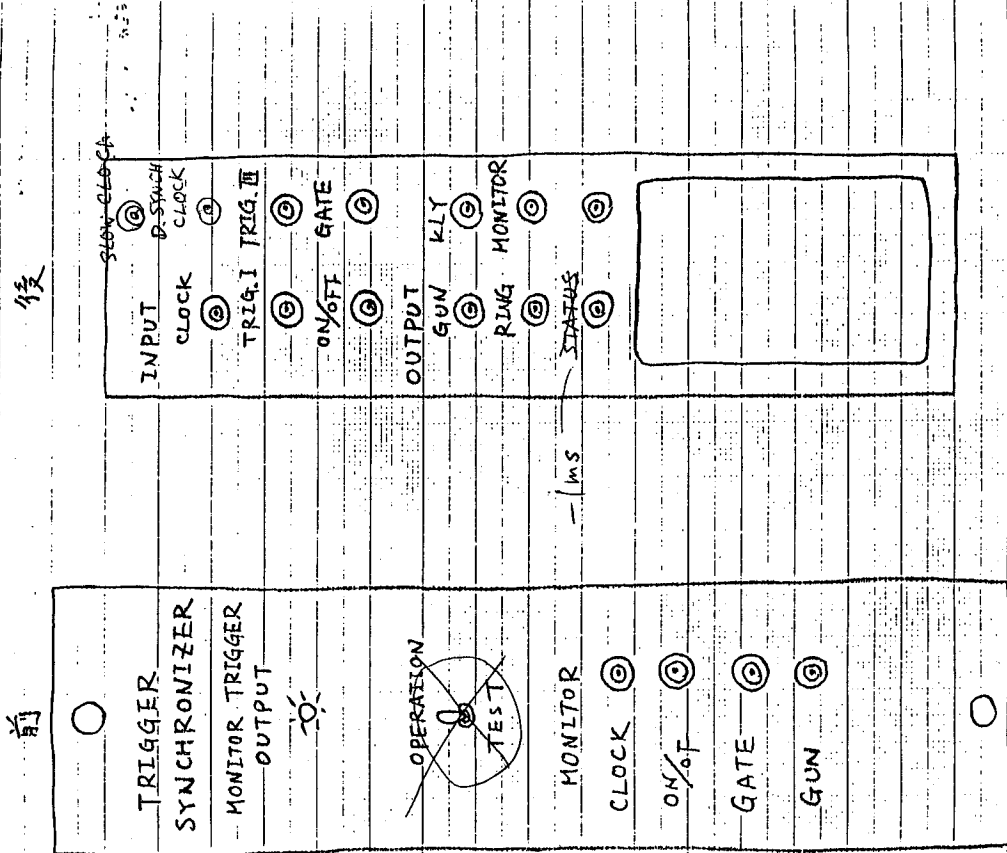
二重同期用 SYNCHRONIZERの改造案

- CLOCK (0.8 MHz) は IC3の \bar{C}_1 入力に接続
- DOUBLY SYNCH. CLOCK は IC3の C_{P1} 入力 (pin 6) に接続
- IC3の Q_1 出力 (pin 2) は IC10の X 入力 (pin 14) に接続
- " \bar{Q}_1 出力 (pin 3) は IC8の X 入力 (pin 8) に "
- IC10の X 出力 (pin 13) は TTL M.M. の A_1 入力 (pin 1) に接続
(LS123)
~0.8 ms のパルス発生
(10000p x 220k)
- TTL M.M. の Q_1 出力 (pin 13) は TTL M.M. の A_2 入力 (pin 9) に接続
~12 μ s のパルス発生
(4700p x 56k)
- TTL M.M. の Q_2 出力 (pin 5) は TTL \rightarrow ECL の 入力 (pin 11) に接続
- TTL \rightarrow ECL の 出力 (pin 14) は IC3の D_2 入力 (pin 10) に接続
- IC3の C_{P2} 入力 (pin 11) は 0.1 MHz CLOCK に接続
- " の Q_2 出力 (pin 15) は IC9の X 入力 (pin 6) に接続
- " の \bar{Q}_2 出力 (pin 14) は IC4の X 入力 (pin 12) に "
- IC2の X 出力 (pin 1) は IC4の X 入力 (pin 13) 及び IC8の X 入力 (pin 9) に接続
- IC8の X 出力 (pin 7) は IC10の X 入力 (pin 10) に接続
- IC10の X 出力 (pin 12) は IC11の X 入力 (pin 11 & 12) に接続
- IC11の X 出力 (pin 13) は -1ms out に接続

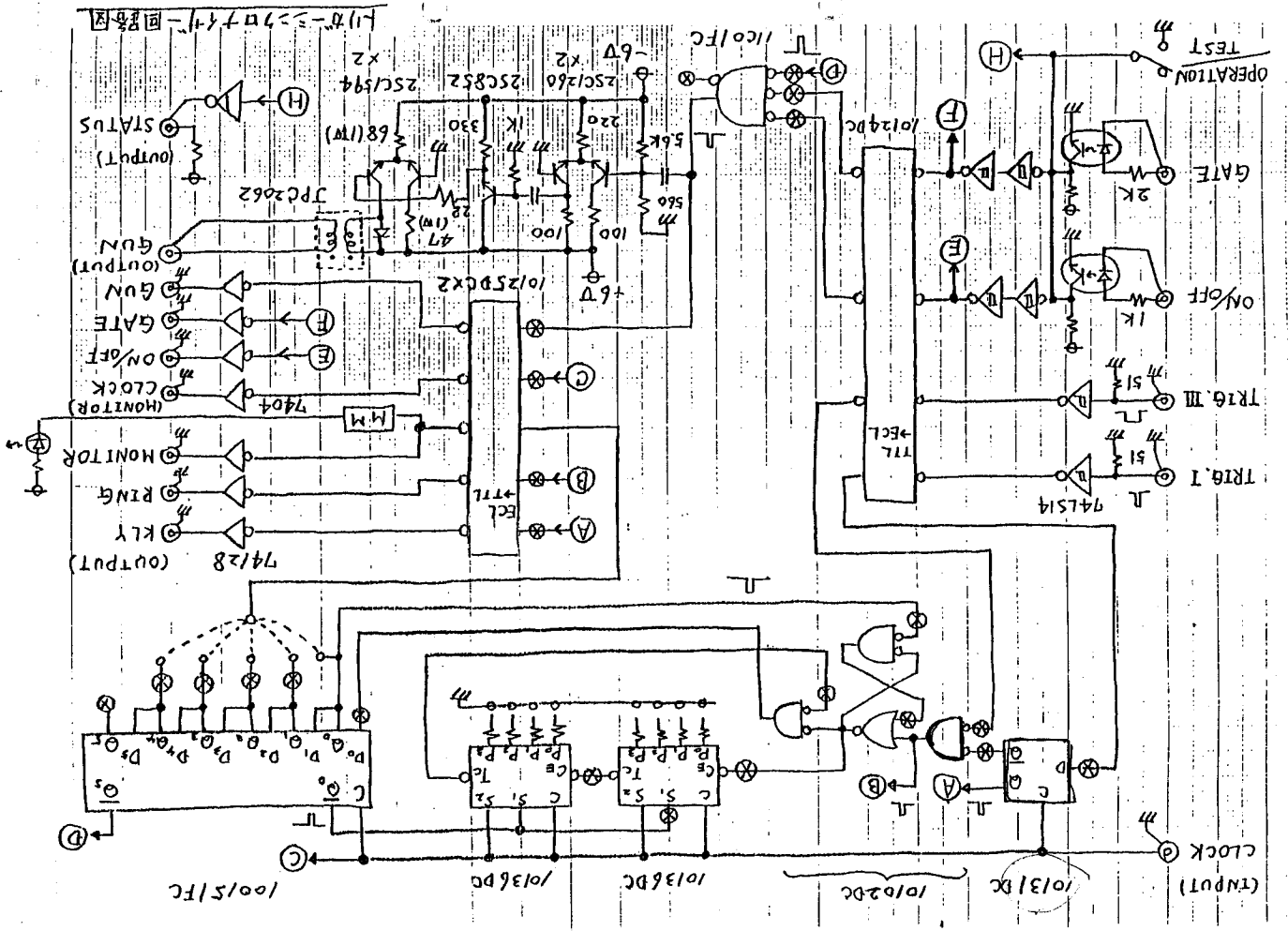


576
1202
1202
1202

TU900108
 10/10/88
 111電子部



トリガ・シンクロイサ - パネル図



トリガ・シンクロイサ - 回路図