

20 MWおよび高効率8 MW Xバンド クライストロンの設計と試験結果

キヤノン電子管デバイス株式会社 電力管技術部 阿武 俊郎

(C) Canon Electron Tubes & Devices Co., Ltd.

キヤノン電子管デバイス株式会社



■ はじめに

■ 20MWクライストロン

設計と試験結果(11.4GHz管と12GHz管)

■ 高効率8MWクライストロン

1号機の設計と試験結果

2号機の設計と試験結果



はじめに

1. 近年ハイパワーXバンドクライストロンの需要が高まっている (主に11.4GHzと12GHz)

➤ Xバンド加速器に関連する技術が発展

▶ コンパクトかつ高勾配な加速器を実現可能

2. 加速器の省エネ化やアップグレードにおいてクライストロン高効率化が求められる

当社は複数のXバンド管を開発



3

20MWクライストロン 設計



20MWクライストロン 試験結果

- 11.4GHz管は2021年5月に試験
- 12GHz管は2022年2月に試験
- いずれも20MW安定動作を確認

➡ Xバンドクライストロンの新たな選択肢

試験結果

Parameter	Unit	Spec.	E37116	E37118
Frequency	MHz	-	11424	11988.889 **
Beam voltage	kV	290 max.	270	270
Beam current	А	195 max.	183	181
RF pulse width	μs	1.5 max.	1.5	1.5
Repetition rate	pps	400 max.	30 *	10 **
Output power	MW	20 min.	20.0	20.0
Efficiency	%	-	40.6	40.9
Drive power	W	400 max.	120	156



20MW動作時波形 (11.4 GHz管E37116の例)



* 試験時モジュレータの制約による値

** お客様仕様による指定値

5

高効率8MWクライストロン 設計



電気設計はCERNで実施し当社でも確認。当初は全長の長い設計だったが、第二 高調波空胴を用いて全長を短くし既存の集束コイルに取り合う設計とした。



高効率8MWクライストロン 設計



第二高調波空胴は電子との結合を高めるため3セルπモード。各シミュレーションコード は近い結果を示した。





KlyC and CST simulation by J. Cai and I. Syratchev

Parameter	KlyC	CST	FCI
Beam voltage [kV]	154	154	154
Beam current [A]	94	94	94
Drive power [W]	80	80	80
Output power [MW]	8.31	8.16	8.16
Efficiency [%]	57.4	56.4	56.4



高効率8MWクライストロン #1試験結果

2021年12月に初号機の試験を実施。低い電圧からダイオード運転(RF励振なし) で発振が起こった。

Т

Voltage [kV]	Frequency [GHz]	Voltage [kV]	Frequency [GHz]	
85 - 125	22.5	107 - 125	21.9 - 22.0	
Mkr1 22, 532 GHz -44, 50 dBm	Tek kun: 50.0MS/8 Sample	Mix1 21,900 GHz 26.00 dBm 20 20 20 20 20 20 20 20 20 20	Tax Kurn SO GREAK Sample	
92 kVでの22.5 GHz発振の例		125 kVでの21.9 GHz発振の例		
第二高調波空胴 (22.5 GHz)が疑われ	のTM01 π/2モード た。	固有モード解析から で結合したTEモードた	複数の空胴 が疑われた。	
不安定が無い70k	Vでは電子はほとんど	集群しないためRF出ナ	uは数kW。	

8

高効率8MWクライストロン 発振対策



シミュレーションによる発振の解析をCERNでスタートした。KlyCとCSTのシミュレーションにより第 二高調波空胴のTM01 π/2モードの発振電圧の範囲は測定結果とよく一致した。



※KlyCシミュレーション手法は下記による

J.C. Cai, I. Syratchev and G. Burt, 'Accurate Modelling of Monotron Oscillations in Small- and Large-Signal Regimes' IEEE Trans. on Electron Devices, vol.67, issue.4, pp. 1797 - 1803, April 2020.



対策設計

3セルの空胴間隔を短くすることで発振を回避できることが分かった。しかしこの場合 はより発振リスクの低い2セルとしても電子の集群効果が変わらず、3セルのメリット がないため2セルに変更した。



高効率8MWクライストロン 発振対策



107kV以上の発振では複数の周波数 があり、固有モード解析から第2~第4 空胴で結合したTE11 0、π/2モードと 推定。

各モードの安定性を以下の手法で計算 し実測とよく一致。





J.C. Cai, I. Syratchev and G. Burt, 'Numerical Analysis of Resonant Multipolar Instabilities in High Power Klystrons', IEEE Trans. on Electron Devices, vol.68, issue.7, pp. 3617 - 3621, June 2021.

高効率8MWクライストロン 発振対策



<u>対策設計</u> 同じであった空胴のギャップの長さを ±20%程度互いに変化させることで TE11モードはほとんど結合せず。

Q₀/Q_{beam}解析では155kVまで安 定。安定領域を広げるためステンレ スドリフトを導入(高次モード減衰)。

CSTシミュレーションで174kVでも安 定となることを確認。



DC, V=174 kV, Ff=0.69, Bz=0.42 T (Simulation time = 4000 ns)



高効率8MWクライストロン #2試験結果



対策設計を導入した二号機を当社で製作し2022年7月に試験。まずダイオード 運転で発振の有無を調査。電圧を上げても発振は見られなかった。





高効率8MWクライストロン #2試験結果



<u>RF試験結果</u> 出力8.1MW(効率53.3%) 出力10.1MW(効率51.2%)

従来品より約10%高効率化

Parameter	Unit	Specification	Result 1	Result 2
Frequency	MHz	11994.2	11994.2	11994.2
Beam Voltage	kV	≤ 175	157	174
Beam Current	А	≤ 115	96.8	112.8
RF Pulse Width	μs	(Target 4.0)	1.0	0.5
Repetition rate	pps	(Target 200)	50	50
Drive Power	W	≤ 400	121	68
Output Power	MW	(Target 8.0)	8.1	10.1
Efficiency	%	(Target 56)	53.3	51.2



▶ 11.4GHzと12GHzの20MWクライストロンを開発した

▶ 8MWクライストロンはシミュレーションによる発振対策が成功し効率

は従来品より10%アップした

高効率管の共同開発者であるIgor Syratchev, Jinchi Cai, Zaib Un Nisa, Graeme Burt各氏に感謝いたします。

